

PROJEK:

**KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI
MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6,
MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN
MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL
SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK
KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG
ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI
KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM**

UNTUK TETUAN:



UNIVERSITI TEKNOLOGI MARA

DI SEDIAKAN OLEH:

**BAHAGIAN PEMBANGUNAN DAN INFRASTRUKTUR
JABATAN PEMBANGUNAN
UNIVERSITI TEKNOLOGI MARA
40450 SHAH ALAM
SELANGOR DARUL EHSAN**

**SEBUT HARGA
19.05.2025**

LIST OF DRAWING

PROJEK : KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM

NO.	NO. LUKISAN	NO. HELAIAN	TAJUK LUKISAN	SIZE	CATATAN
LUKISAN SENIBINA					
BLOCK 4 - LEVEL 4					
1.	UITM 200- // (PROJEK/MAR2025/0009)[1001] ARC	01	LOCATION PLAN - UITM SHAH ALAM	A3	
2.	UITM 200- // (PROJEK/MAR2025/0009)[1002] ARC	02	OVERALL EXIST. LAYOUT FLOOR PLAN - LEV.4	A3	
3.	UITM 200- // (PROJEK/MAR2025/0009)[1003] ARC	03	EXIST. LAYOUT FLOOR PLAN-LEVEL 4 (MAKMAL FYP/IDP SEMIKONDUKTOR)	A3	
4.	UITM 200- // (PROJEK/MAR2025/0009)[1004] ARC	04	DEMOLITION LAYOUT FLOOR PLAN-LEVEL 4 (MAKMAL FYP/IDP SEMIKONDUKTOR)	A3	
5.	UITM 200- // (PROJEK/MAR2025/0009)[1005] ARC	05	NEW LAYOUT FLOOR PLAN-LEVEL 4 (MAKMAL FYP/IDP SEMIKONDUKTOR)	A3	
BLOCK 4 - LEVEL 5					
6.	UITM 200- // (PROJEK/MAR2025/0009)[1006] ARC	06	OVERALL EXIST. LAYOUT FLOOR PLAN - LEV.5	A3	
7.	UITM 200- // (PROJEK/MAR2025/0009)[1007] ARC	07	EXIST. LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR-ST & MAKMAL ELEKTRONIK 1,2 & 3)	A3	
8.	UITM 200- // (PROJEK/MAR2025/0009)[1008] ARC	08	DEMOLITION LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR-ST & MAKMAL ELEKTRONIK 1,2 & 3)	A3	
9.	UITM 200- // (PROJEK/MAR2025/0009)[1009] ARC	09	NEW LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR-ST & MAKMAL ELEKTRONIK 1,2 & 3)	A3	
10.	UITM 200- // (PROJEK/MAR2025/0010)[1010] ARC	10	NEW CEILING FINISH LAYOUT PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR-ST & MAKMAL ELEKTRONIK 1,2 & 3)	A3	

SEBUT HARGA
19.05.2025

LIST OF DRAWING

PROJEK : KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM

NO.	NO. LUKISAN	NO. HELAIAN	TAJUK LUKISAN	SIZE	CATATAN
LUKISAN SENIBINA					
BLOCK 4 - LEVEL 5					
11.	UITM 200- // (PROJEK/MAR2025/0011)[1011] ARC	11	ELECTRICAL LAB TEST WORKBENCH DETAIL (MAKMAL ELEKTRONIK 3 FAKULTI KEJURUTERAAN ELEKTRIK)	A3	
12.	UITM 200- // (PROJEK/MAR2025/0012)[1012] ARC	12	DOOR AND WINDOW SCHEDULE (MAKMAL PENGUJIAN SEMIKONDUKTOR-ST & MAKMAL ELEKTRONIK 1,2 & 3)	A3	
BLOCK 4 - LEVEL 10					
13.	UITM 200- // (PROJEK/MAR2025/0009)[1013] ARC	13	OVERALL EXIST. LAYOUT FLOOR PLAN-LEVEL 10	A3	
14.	UITM 200- // (PROJEK/MAR2025/0009)[1014] ARC	14	EXIST. LAYOUT FLOOR PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR-ST)	A3	
15.	UITM 200- // (PROJEK/MAR2025/0009)[1015] ARC	15	DEMOLITION LAYOUT FLOOR PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR-ST)	A3	
16.	UITM 200- // (PROJEK/MAR2025/0009)[1016] ARC	16	DEMOLITION CEILING FINISH LAYOUT PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR-ST)	A3	
17.	UITM 200- // (PROJEK/MAR2025/0009)[1017] ARC	17	NEW LAYOUT FLOOR PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR-ST)	A3	
18.	UITM 200- // (PROJEK/MAR2025/0009)[1018] ARC	18	NEW CEILING FINISH LAYOUT PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR-ST)	A3	

SEBUT HARGA
19.05.2025

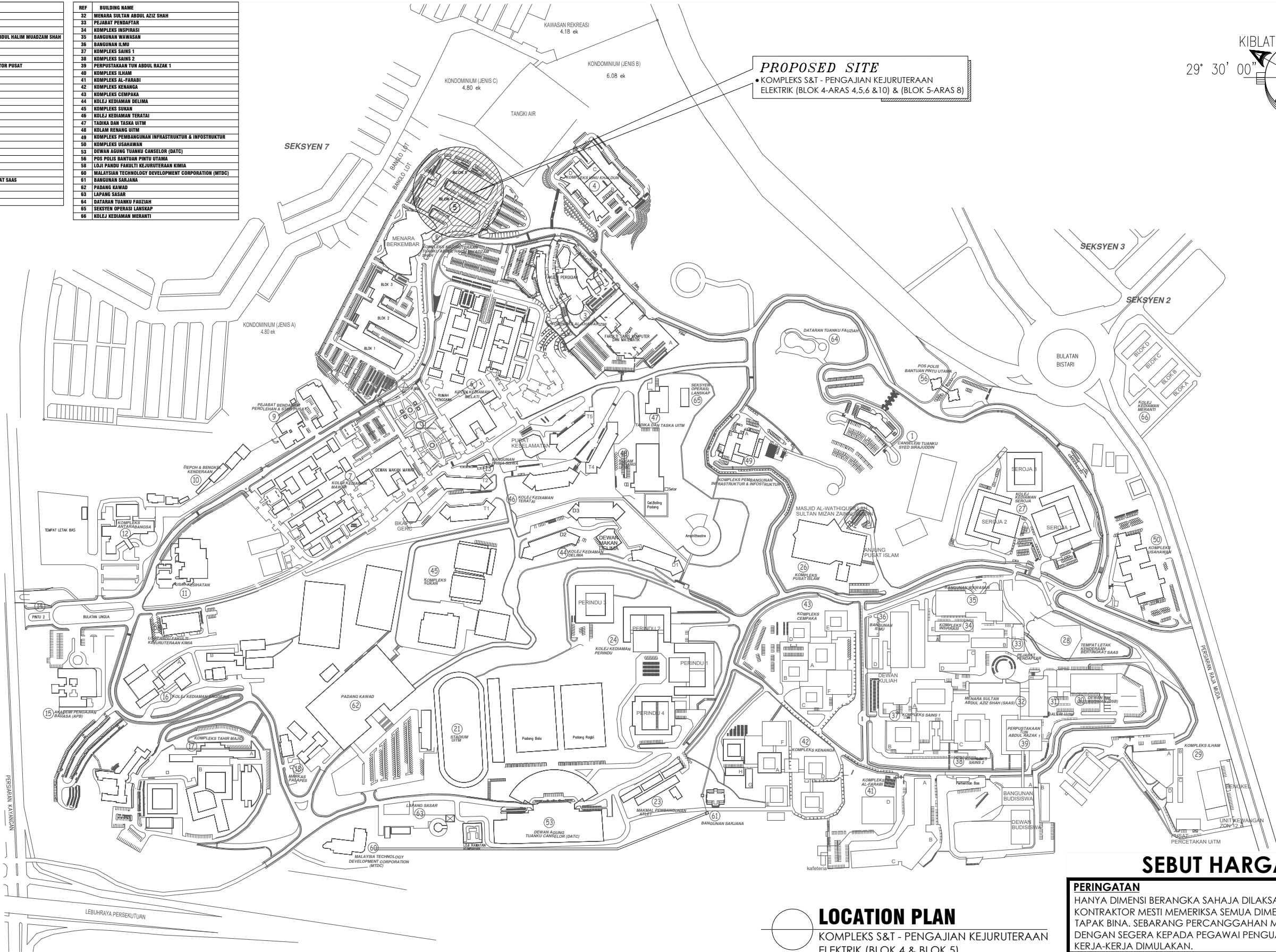
LIST OF DRAWING

PROJEK : KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM

NO.	NO. LUKISAN	NO. HELAIAN	TAJUK LUKISAN	SIZE	CATATAN
LUKISAN SENIBINA					
BLOCK 5 - LEVEL 8					
19.	UITM 200- / / (PROJEK/MAR2025/0009)[1019] ARC	19	OVERALL EXIST. LAYOUT FLOOR PLAN-LEVEL 8	A3	
20.	UITM 200- / / (PROJEK/MAR2025/0009)[1020] ARC	20	EXIST. LAYOUT FLOOR PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	
21.	UITM 200- / / (PROJEK/MAR2025/0009)[1021] ARC	21	DEMOLITION LAYOUT FLOOR PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	
22.	UITM 200- / / (PROJEK/MAR2025/0009)[1022] ARC	22	DEMOLITION CEILING FINISH LAYOUT PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	
23.	UITM 200- / / (PROJEK/MAR2025/0009)[1023] ARC	23	NEW LAYOUT FLOOR PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	
24.	UITM 200- / / (PROJEK/MAR2025/0009)[1024] ARC	24	NEW FLOOR FINISH LAYOUT PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	
25.	UITM 200- / / (PROJEK/MAR2025/0009)[1025] ARC	25	NEW CEILING FINISH LAYOUT PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	
26.	UITM 200- / / (PROJEK/MAR2025/0009)[1026] ARC	26	WINDOW SCHEDULE (MAKMAL AUTOMASI SEMIKONDUKTOR(ESPA))	A3	

SEBUT HARGA
19.05.2025

REF	BUILDING NAME	REF	BUILDING NAME
1	CANSELERI TUANKU SYED SIRAJUDDIN	32	MENARA SULTAN ABDUL AZIZ SHAH
3	KOMPLEKS AL-KHAWARIZMI	33	PEJABAT PENDAFTAR
4	KOMPLEKS IMU KHALID	34	KOMPLEKS INSPIRASI
5	KOMPLEKS KEJURUTERAAN TUANKU ABDUL HALIM MUADZAM SHAH	35	BANGUNAN WAWASAN
6	KOLEJ KEDIAMAN MELATI	36	BANGUNAN ILMU
7	DATARAN CENDERIA	37	KOMPLEKS SAINS 1
8	KOLEJ KEDIAMAN MAWAR	38	KOMPLEKS SAINS 2
9	PEJABAT BENDAHARIAN PEROLEHAN & STOR PUSAT	39	PERPUSTAKAAN TUN ABDUL RAZAK 1
10	DEPOH & BENGKEL KENDERAAN	40	KOMPLEKS ILHAM
11	PUSAT KESIHATAN	41	KOMPLEKS AL-FARABI
12	KOMPLEKS ANTARABANGSA	42	KOMPLEKS KENANGA
13	BANGUNAN PRIMA SISWA	43	KOMPLEKS CEMPAKA
14	POS POLIS BANTUAN 2	44	KOLEJ KEDIAMAN DELIMA
15	AKADEMI PENGAJIAN BAHASA (APB)	45	KOMPLEKS SUKAN
16	KOLEJ KEDIAMAN ANGERIK	46	KOLEJ KEDIAMAN TERATAI
17	KOMPLEKS TAHIR MAJID	47	TADIRKA DAN TASKA UTM
18	MARGAS PALAPES UTM	48	KOLAM RENANG UTM
20	AKADEMI KEPOLISAN UTM-PDRM	49	KOMPLEKS PEMBANGUNAN INFRASTRUKTUR & INFOSTRUKTUR
21	STADIUM UTM	50	KOMPLEKS USAHAWAN
23	MAKMAL PEMBANGUNAN ATLET	53	DEWAN AGUNG TUANKU CANSOLOR (DATC)
24	KOLEJ KEDIAMAN PERINDU	56	POS POLIS BANTUAN PINTU UTAMA
26	KOMPLEKS PUSAT ISLAM	58	LOJI PANDU FAKULTI KEJURUTERAAN KIMIA
27	KOLEJ KEDIAMAN SEROJA	60	MALAYSIAN TECHNOLOGY DEVELOPMENT CORPORATION (MTDC)
28	TEMPAT LETAK KENDERAAN BERTINGKAT SAAS	61	BANGUNAN SARJANA
29	KOMPLEKS ILHAM	62	PADANG KAWAD
30	DEWAN SERI BUDIMAN (DSB)	63	LAPANG SASAR
31	LAMAN GALERI UTM	64	DATARAN TUANKU FAUZHAN
		65	SEKSYEN OPERASI LANSKAP
		66	KOLEJ KEDIAMAN MERANTI

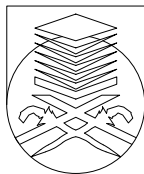


LOCATION PLAN
KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK (BLOK 4 & BLOK 5)

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

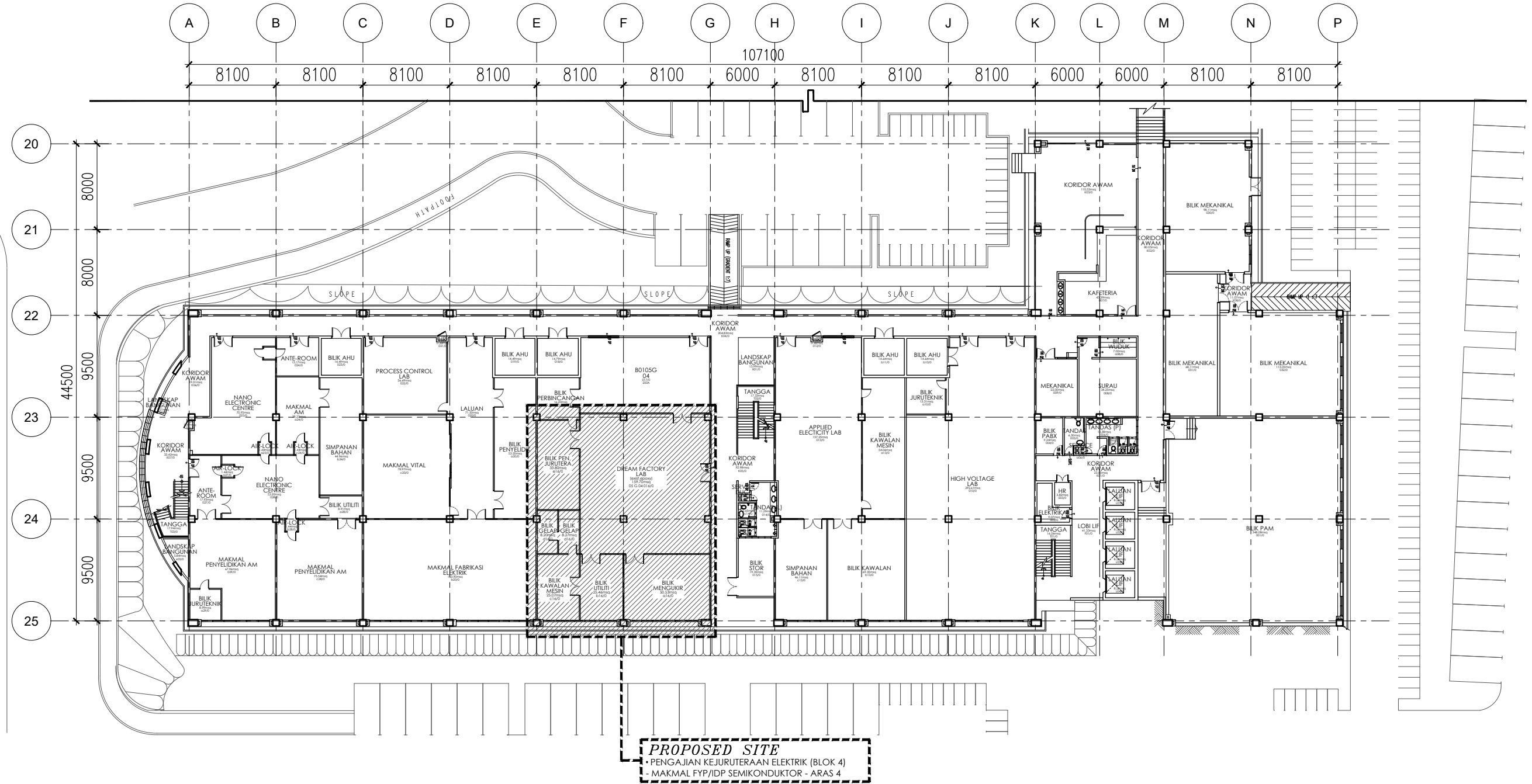
NO. RUJUKAN PROJEK: UTM 200- / / (PROJEK/MAR2025/0009)[1001] ARC	TARIKH: 20 19 25 MEI
TAJUK LUKISAN: LOCATION PLAN	SKALA: 1:400

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDKS PINDAAN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH : SITI	
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	

NO
HELAIAN: **01**

ARAS 4

BLOK 4



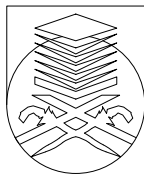
OVERALL EXIST. LAYOUT FLOOR PLAN-LEVEL 4

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK (BLOK 4)

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI
TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN
DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM
KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI
MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6,
MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN
MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL
SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK
KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG
ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI
KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1002] ARC

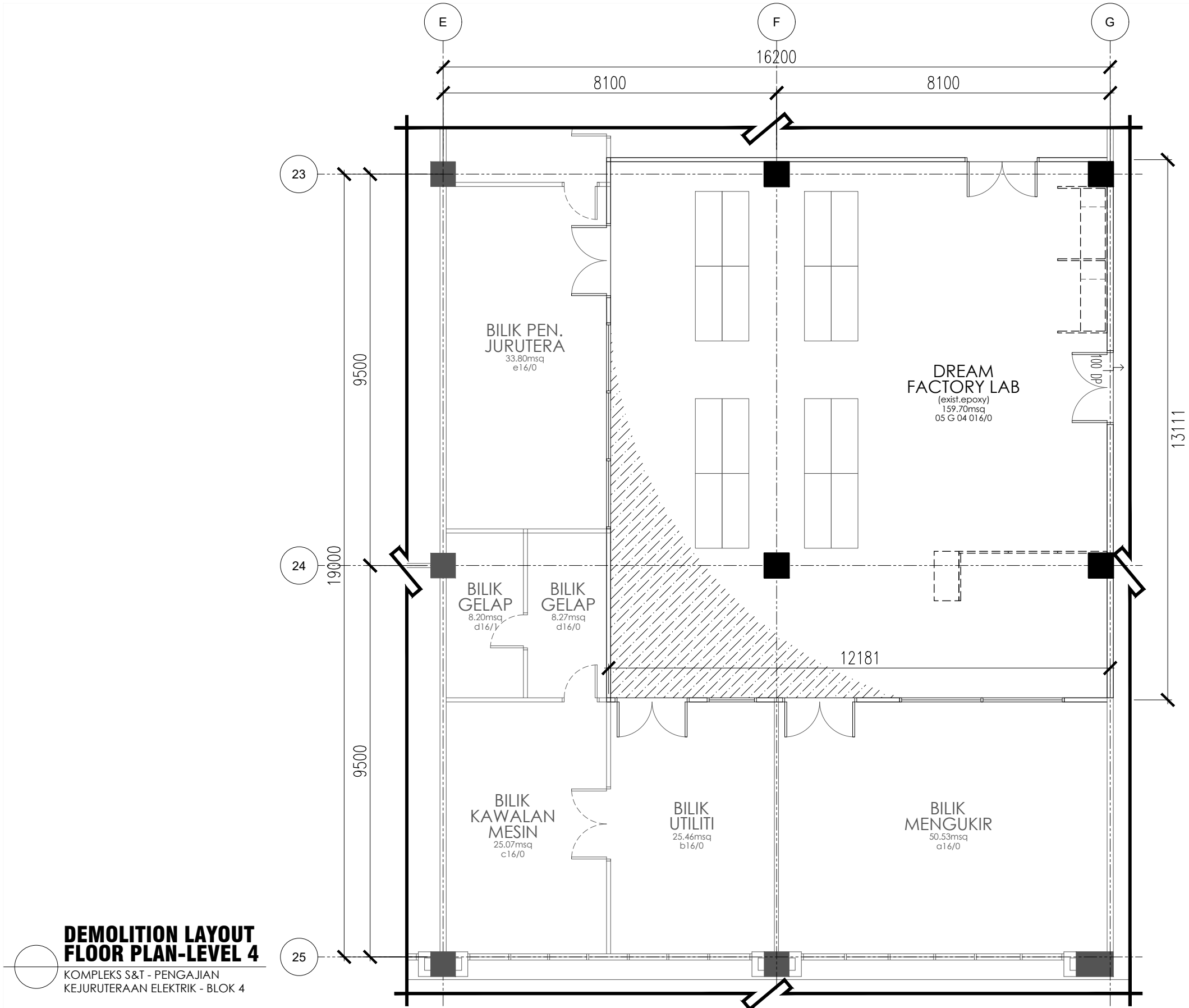
TAJUK LUKISAN:
OVERALL EXIST. LAYOUT FLOOR PLAN
-LEVEL 4

TARIKH:
20 25
19 MEI

SKALA:
1:400

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

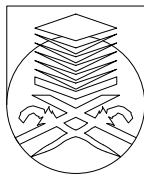
INDEKS PINDAAN
NO
HELAIAN: 02



DEMOLITION LAYOUT FLOOR PLAN-LEVEL 4

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI TEKNOLOGI MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1004] ARC

TAJUK LUKISAN:
DEMOLITION LAYOUT FLOOR PLAN-LEVEL 4 (MAKMAL FYP/IDP SEMIKONDUKTOR)

TARIKH:
20 25 | 19 MEI

SKALA:
1:100

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

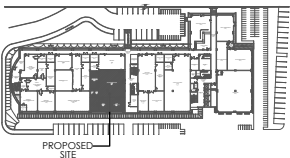
NO HELAIAN: **04**

SPECIFICATION

- ALL EXISTING EPOXY FLOOR FINISHED TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE EPOXY
- DOTTED LINES INDICATE EXISTING WORKSTATION AND PARTITION TO BE DISMANTLED
- ALL EXISTING DOORS, DOOR FRAME AND WINDOWS TO BE REMAINED
- ALL EXISTING BUILT IN TABLE TO BE REMAINED

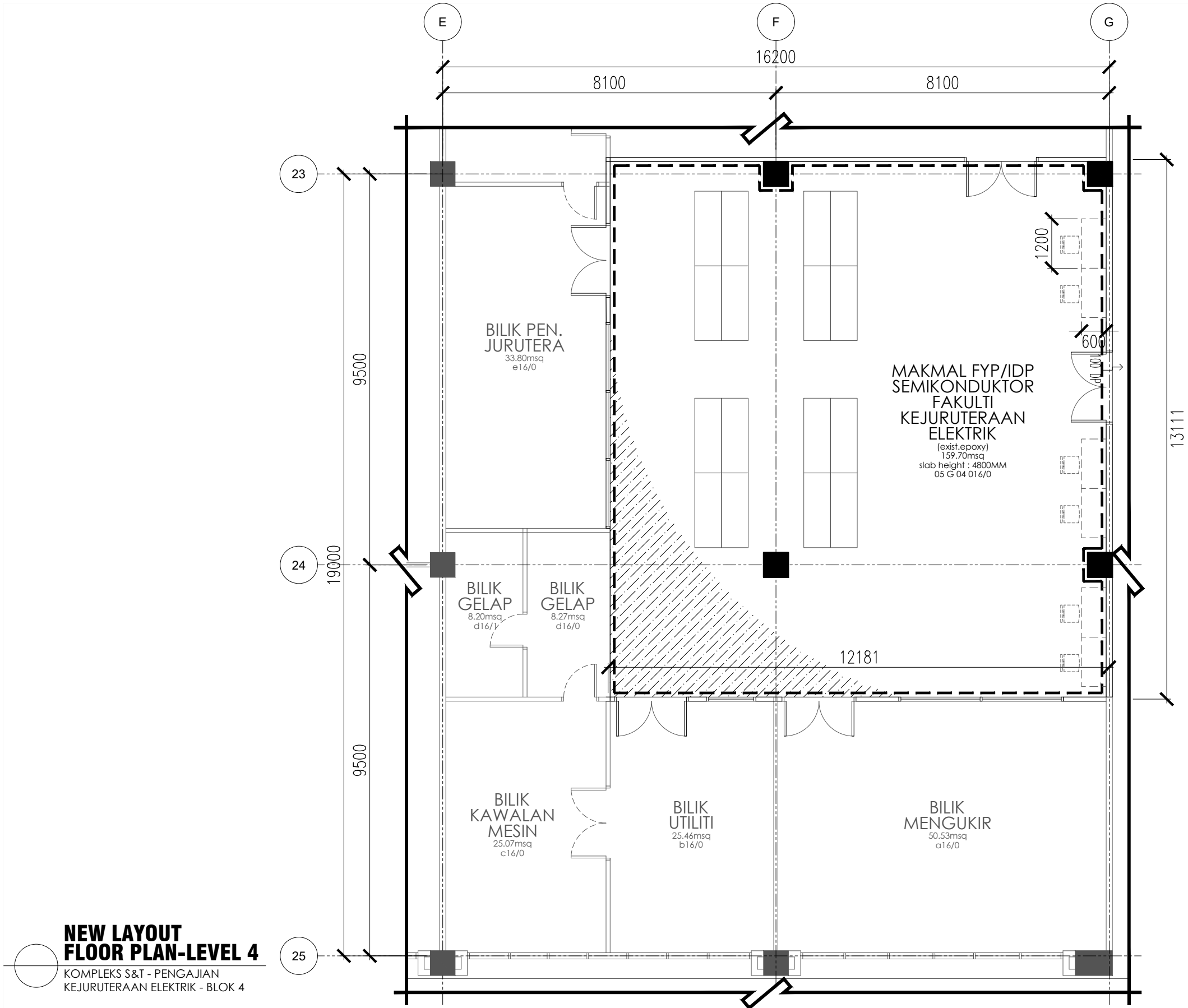
- Notes:**
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECA, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAHPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECA SEMULA DINDING DIJALANKAN.

KEY PLAN



SEBUT HARGA

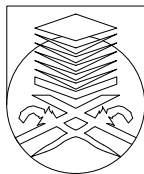
PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.



NEW LAYOUT FLOOR PLAN-LEVEL 4

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI TEKNOLOGI MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1005] ARC

TAJUK LUKISAN:
NEW LAYOUT FLOOR PLAN-LEVEL 4 (MAKMAL FYP/IDP SEMIKONDUKTOR)

TARIKH:
20 25 19 MEI

SKALA:
1:100

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

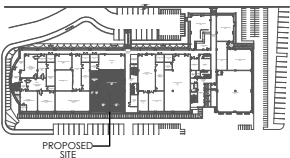
NO HELAIAN: 05

SPECIFICATION

---	EXISTING WALL TO BE PAINTED WITH SELECTED PAINT FINISHED ON ONE SIDE FROM FLOOR UP TO SLAB LEVEL (4800MM HEIGHT) ALL AROUND TO S.O APP.
///	ALL EXISTING EPOXY FLOOR FINISHED TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE EPOXY
----	DOTTED LINES INDICATE ALL FURNITURE POSITION TO BE INSTALLED BY OTHERS (NEW ELECT. POINT ON EACH TABLE TO BE INSTALL AND S.O APPROVAL)
	- ALL EXISTING DOORS, DOOR FRAME AND WINDOWS TO BE REMAINED - ALL EXISTING DOORS TO BE PAINTED AND S.O APPROVAL - ALL EXISTING BUILT IN TABLE TO BE REMAINED

- Notes:
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAHPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

KEY PLAN



SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

ARAS 5

BLOK 4

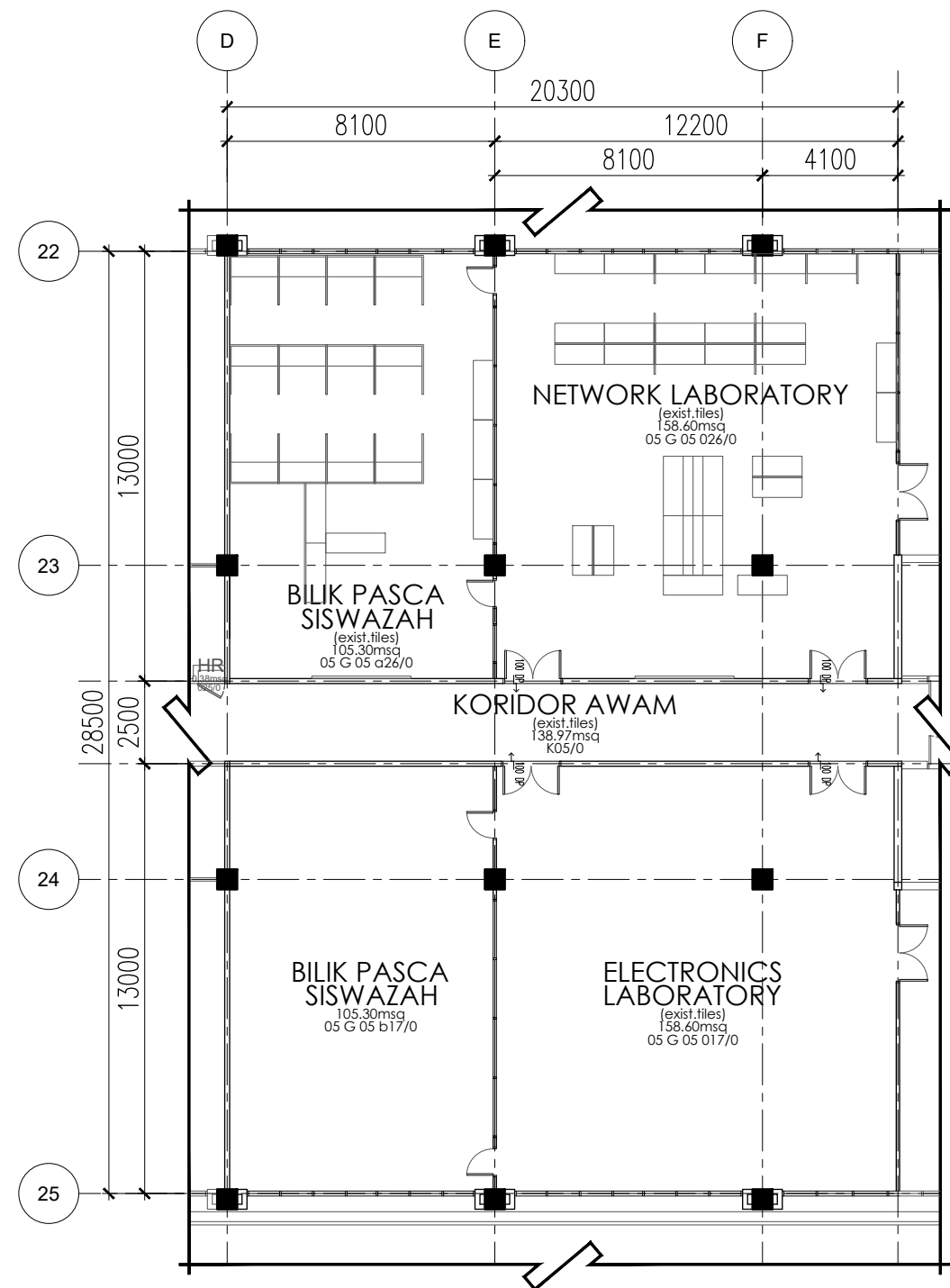


PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI
TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN
DENGAN SENERGI KEPADA PEGAUAI PENGUSAHA SEBELUM
KERJA-KERJA DIMULAKAN.

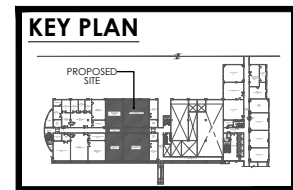


NAIB CANSELOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN NO HFI AIAN: 06
TIMB. NAIB CANSELOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
PENGARAH BAHAGIAN PEMBANGUNAN DAN INFRASTRUKTUR	: IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH	: SITI	
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI	

INDEKS PINDAAN	
NO HEF AJAN:	06



EXIST. LAYOUT FLOOR PLAN-LEVEL 5
KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4



SEBUT HARGA

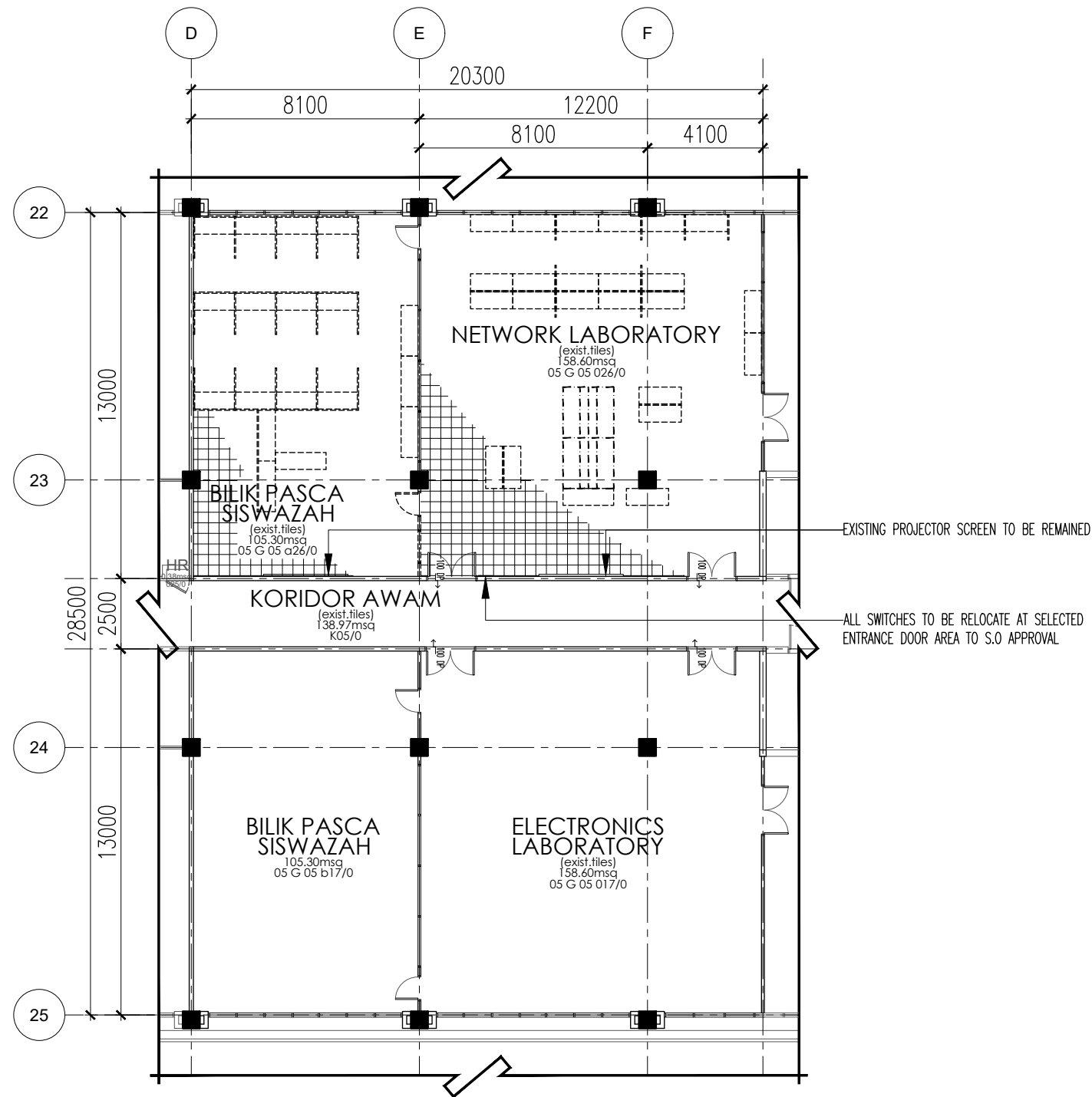
PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



NO. RUJUKAN PROJEK: UTM 200- / / (PROJEK/MAR2025/0009)[1007] ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
		TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP		
TAJUK LUKISAN: EXIST. LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR -ST & MAKMAL ELEKTRONIK 1,2 & 3)	SKALA: 1:200	PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM		
		DILUKIS OLEH : SITI		
		PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	NO HELAIAN:	07

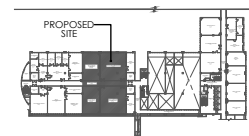
SPECIFICATION



	1 UNIT EXISTING ELECTRICAL LAB TEST WORKBENCH 3600MM X 1800MM TO BE REMOVE AND RELOCATE AS A S.O INSTRUCTION AND S.O APPROVAL
	ALL EXISTING FLOOR TILES TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE TILES
	- DOTTED LINES INDICATE EXISTING WORKSTATION AND PARTITION TO BE DISMANTLED - DOTTED LINES INDICATE SELECTED EXISTING DOOR AND WINDOW TO BE DISMANTLED (BILIK PASCA SISWAZAH 05 G 05 a26/0)
	- ALL EXISTING DOORS AND WINDOWS TO BE REMAINED - ALL SWITCHES TO BE RELOCATE AT SELECTED ENTRANCE DOOR AREA TO S.O APPROVAL - EXISTING PROJECTOR SCREEN TO BE REMAINED

- Notes:**
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAHPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

KEY PLAN



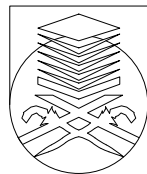
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

DEMOLITION LAYOUT FLOOR PLAN-LEVEL 5

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

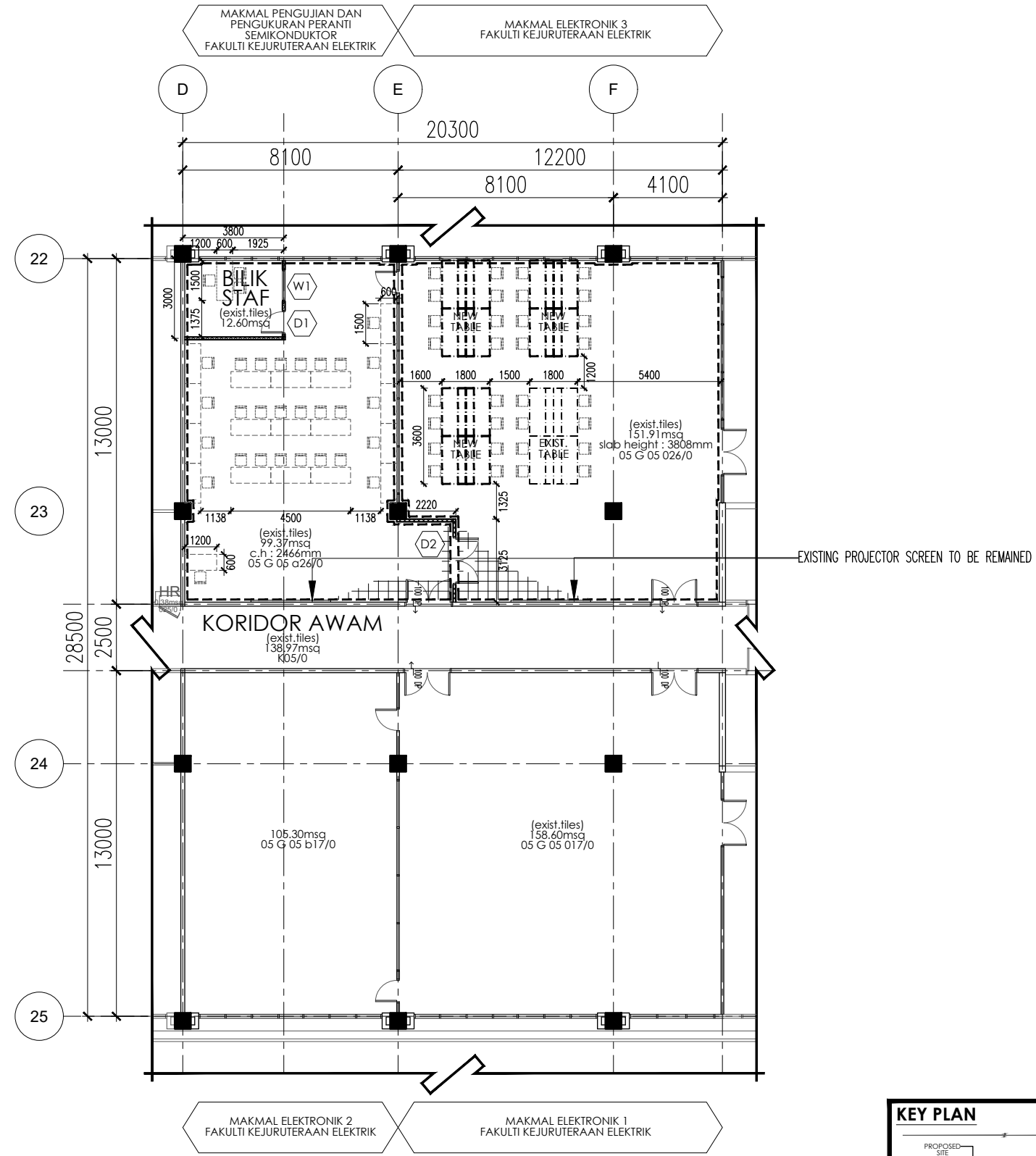
NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1008] ARC

TAJUK LUKISAN:
**DEMOLITION LAYOUT FLOOR PLAN-LEVEL 5
(MAKMAL PENGUJIAN SEMIKONDUKTOR
-ST & MAKMAL ELEKTRONIK 1,2 & 3)**

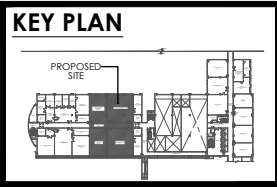
TARIKH:
20 25 | 15 MEI

SKALA:
1:200

NAIB CANSOLOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TIMB. NAIB CANSOLOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
PENGARAH BAHAGIAN PEMBANGUNAN	: IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH	: SITI	NO HELAIAN: 08
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI	



SPECIFICATION	
	NEW 12MM THK. CEMENT BOARD REBATED EDGES UP TO CEILING HEIGHT WITH SELECTED PAINT FINISH ON BOTHSIDES & ALL ACCESSORIES TO MANUF'S DETAIL & S.O APP.
	NEW 3 UNIT ELECTRICAL LAB TEST WORKBENCH 3600MM X 1800MM C/W PLUG POINT & 1 UNIT EXISTING ELECTRICAL LAB TEST WORKBENCH TO BE REMOVE AND RELOCATE AS A S.O INSTRUCTION, APPROVAL & TO REFER DETAIL DRAWING NO : 1011
	EXISTING WALL TO BE PAINTED WITH SELECTED PAINT FINISHED FROM FLOOR UP TO SLAB & CEILING LEVEL (3808MM HEIGHT AT MAKMAL ELEKTRONIK 3 AND 2466MM AT MAKMAL PENGUJIAN DAN PENGUKURAN PERANTI SEMIKONDUKTOR 05 G 05b17/0) ALL AROUND TO S.O APP.
	ALL EXISTING FLOOR TILES TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE TILES
D1	NEW 900MM X 2100MM X 6MM THK. FLOAT GLASS SELECTED DECORATIVE SOLID CORE PANEL SINGLE LEAF DOOR IN LAMINATE FINISH COMPLETE WITH SOLID TIMBER EDGING C/W METAL DOOR FRAME WITH POWDER COATED PAINT, FROSTED STICKER FINISH, S/S LEVER HANDLE, LOCKSET & ACCESORIES AS APPROPRIATE TO MANUF'S DETAIL & S.O APP.
D2	NEW 1800MM X 2100MM X 6MM THK. FLOAT GLASS SELECTED DECORATIVE SOLID CORE PANEL DOUBLE LEAF DOOR IN LAMINATE FINISH COMPLETE WITH SOLID TIMBER EDGING C/W METAL DOOR FRAME WITH POWDER COATED PAINT, FROSTED STICKER FINISH, S/S LEVER HANDLE, LOCKSET & ACCESORIES AS APPROPRIATE TO MANUF'S DETAIL & S.O APP.
W1	NEW 1200MM X 1200MM X 6MM THK. FIX CLEAR GLASS WITH BRONZE ANODISED ALUMN. FRAME C/W FROSTED STICKER TO MANUF'S DETAIL AND S.O APP.
	DOTTED LINES INDICATE FURNITURE TO BE SUPPLY BY OTHERS
	- ALL EXISTING DOORS AND WINDOWS TO BE REMAINED - ALL EXISTING DOORS TO BE PAINTED AND S.O APPROVAL - EXISTING PROJECTOR SCREEN TO BE REMAINED
Notes: - ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE. - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE. - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPUlih (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.	



SEBUT HARGA	
PERINGATAN HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAHA SEBELUM KERJA-KERJA DIMULAKAN.	

NEW LAYOUT FLOOR PLAN-LEVEL 5

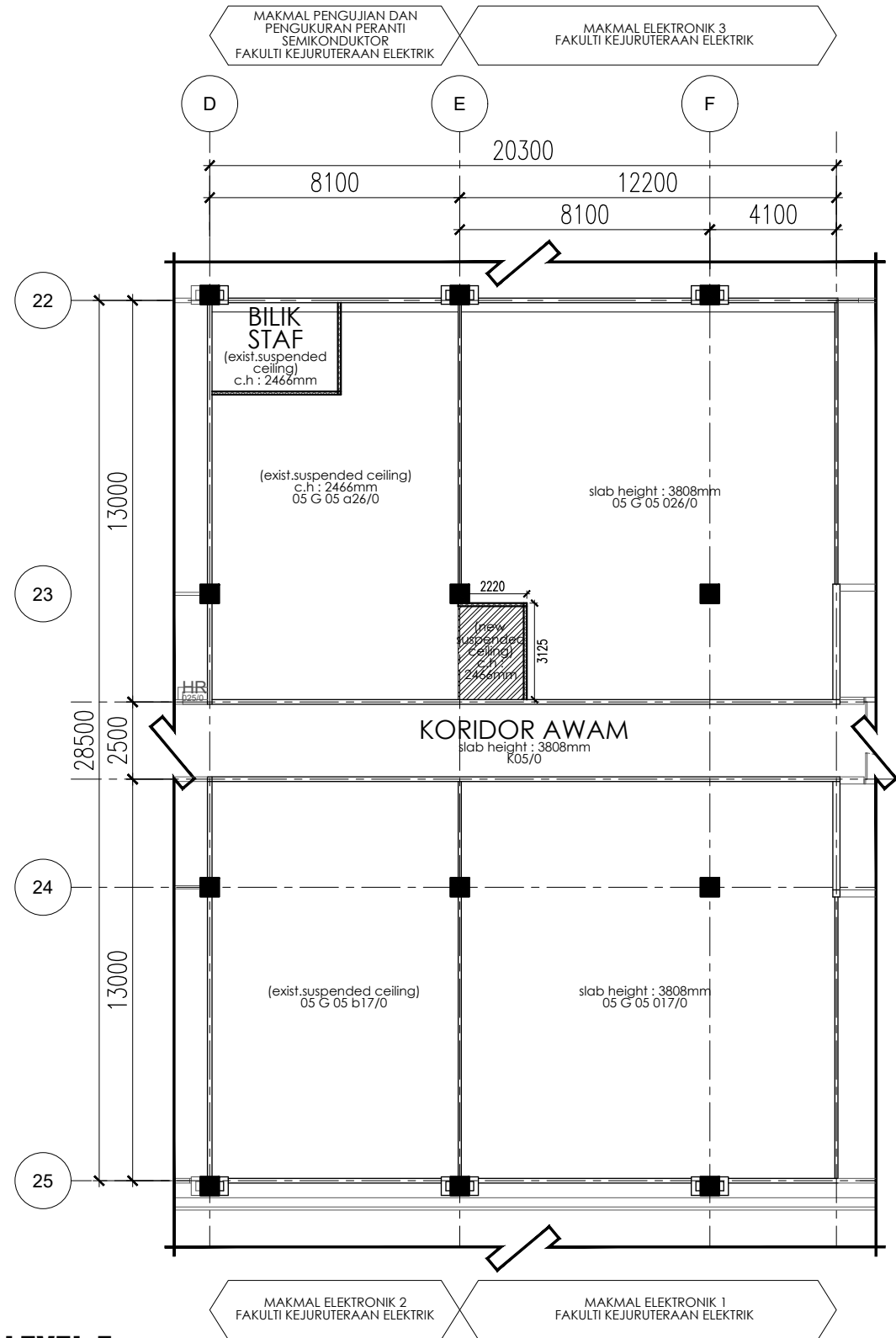
KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



NO. RUJUKAN PROJEK: UTM 200- / / (PROJEK/MAR2025/0009)[1009] ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
		TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
TAJUK LUKISAN: NEW LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR -ST & MAKMAL ELEKTRONIK 1,2 & 3)	SKALA: 1:200	PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM	
		DILUKIS OLEH : SITI	
		PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	NO HELAIAN: 09

SPECIFICATION



NEW 600MM X 1200MM X 12MM THK. FIBROUS SUSPENDED CEILING BOARD INCLUDING ALL NECESSARY FRAMING & ACCESSORIES TO MANUF'R'S DETAIL AND S.O APP.

Notes:

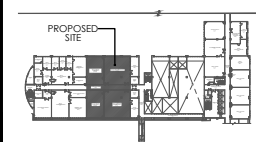
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

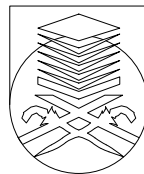
KEY PLAN



NEW CEILING FINISH LAYOUT PLAN-LEVEL 5

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1010] ARC

TAJUK LUKISAN:
NEW CEILING FINISH LAYOUT PLAN-LEVEL 5
(MAKMAL PENGUJIAN SEMIKONDUKTOR
-ST & MAKMAL ELEKTRONIK 1,2 & 3)

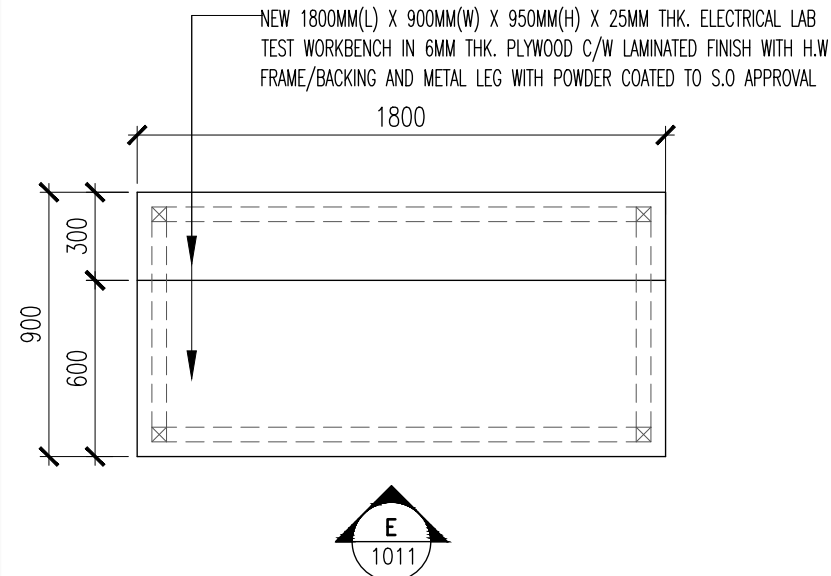
TARIKH:
20 25 | 19 MEI

SKALA:
1:200

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

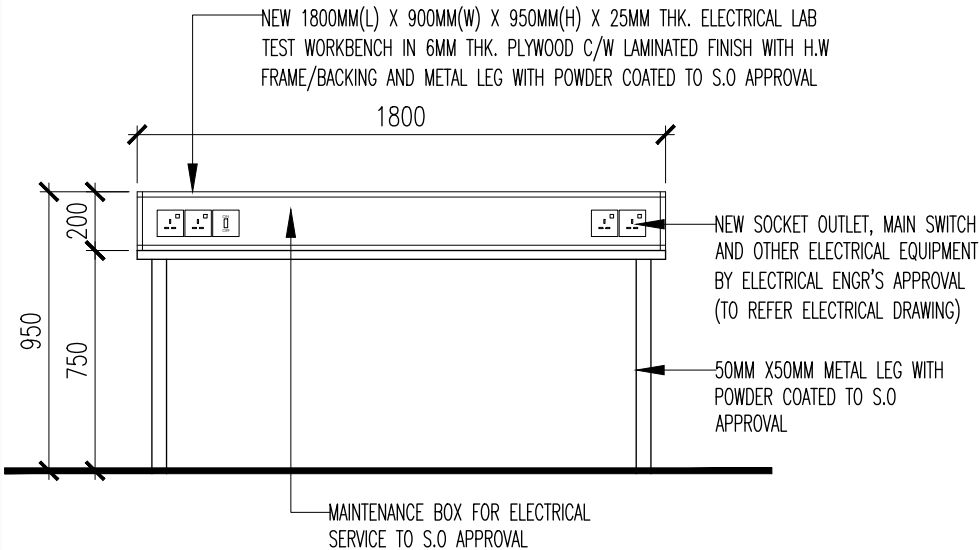
INDEKS PINDAAN

NO HELAIAN: 10



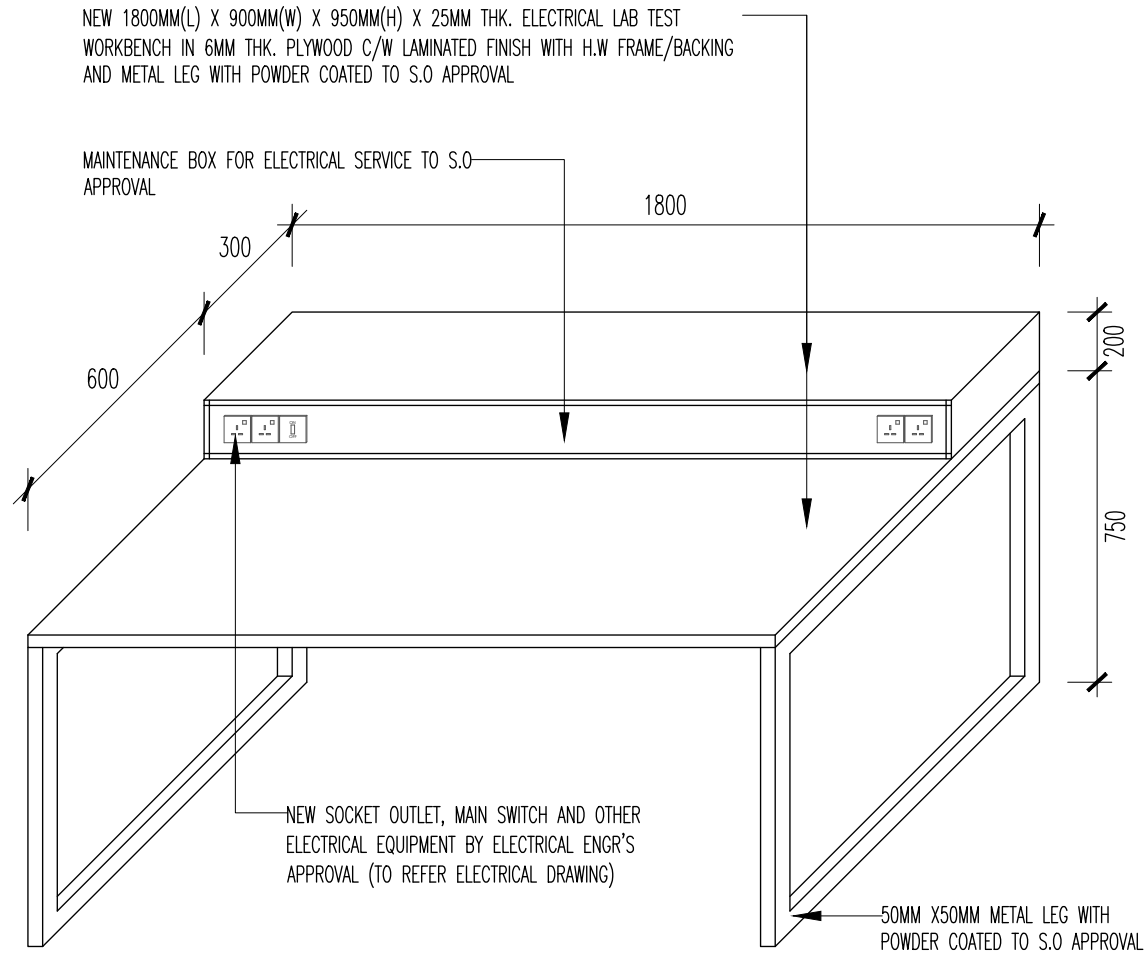
PLAN-ELECTRICAL LAB TEST WORKBENCH

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4 - ARAS 5 - MAKMAL ELEKTRONIK 3



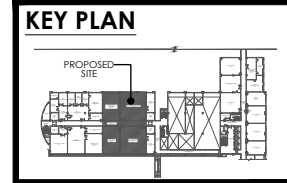
ELEVATION-ELECTRICAL LAB TEST WORKBENCH

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4 - ARAS 5 - MAKMAL ELEKTRONIK 3



ISOMETRIC VIEW OF ELECTRICAL LAB TEST WORKBENCH

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4 - ARAS 5 - MAKMAL ELEKTRONIK 3



SPECIFICATION

Notes:

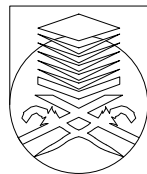
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- // (PROJEK/MAR2025/0009)[1011] ARC

TAJUK LUKISAN:
**ELECTRICAL LAB TEST WORKBENCH DETAIL
(MAKMAL ELEKTRONIK 3
FAKULTI KEJURUTERAAN ELEKTRIK)**

TARIKH:
20 25 | **19 MEI**

SKALA:
1:25

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

NO
HELAIAN: **11**

	DOOR SCHEDULE		WINDOW SCHEDULE
▼ FLOOR LEV.			
CODE	D1	D2	W1
DESCRIPTION	NEW 900MM X 2100MM X 6MM THK. FLOAT GLASS SELECTED DECORATIVE SOLID CORE PANEL SINGLE LEAF DOOR IN LAMINATE FINISH COMPLETE WITH SOLID TIMBER EDGING C/W METAL DOOR FRAME WITH POWDER COATED PAINT, FROSTED STICKER FINISH, S/S LEVER HANDLE, LOCKSET & ACCESORIES AS APPROPRIATE TO MANUF'R'S DETAIL & S.O APP.	NEW 1800MM X 2100MM X 6MM THK. FLOAT GLASS SELECTED DECORATIVE SOLID CORE PANEL DOUBLE LEAF DOOR IN LAMINATE FINISH COMPLETE WITH SOLID TIMBER EDGING C/W METAL DOOR FRAME WITH POWDER COATED PAINT, FROSTED STICKER FINISH, S/S LEVER HANDLE, LOCKSET & ACCESORIES AS APPROPRIATE TO MANUF'R'S DETAIL & S.O APP.	NEW 1200MM X 1200MM X 6MM THK. FIX CLEAR GLASS WITH BRONZE ANODISED ALUMN. FRAME C/W FROSTED STICKER TO MANUF'S DETAIL AND S.O APP.
DOOR HANDLE	STAINLESS STEEL LEVER HANDLE AND ALL ACCESSORIES TO MANUF'S DETAIL AND S.O APP.	STAINLESS STEEL LEVER HANDLE AND ALL ACCESSORIES TO MANUF'S DETAIL AND S.O APP.	-
DOOR CLOSER	HEAVY DUTY DOOR CLOSER WITH INTERLOCKING HOLD OPEN DEVICE TO MANUF'S DETAIL AND S.O. APPROVAL	HEAVY DUTY DOOR CLOSER WITH INTERLOCKING HOLD OPEN DEVICE TO MANUF'S DETAIL AND S.O. APPROVAL	-
DOOR FRAME	METAL DOOR FRAME WITH POWDER COATED PAINT	METAL DOOR FRAME WITH POWDER COATED PAINT	-
QUANTITY	1 NOS	1 NOS	1 NOS
LOCATION	MAKMAL PENGUJIAN DAN PENGUKURAN PERANTI SEMIKONDUKTOR FAKULTI KEJURUTERAAN ELEKTRIK	MAKMAL PENGUJIAN DAN PENGUKURAN PERANTI SEMIKONDUKTOR FAKULTI KEJURUTERAAN ELEKTRIK	BILIK STAF (MAKMAL PENGUJIAN DAN PENGUKURAN PERANTI SEMIKONDUKTOR FAKULTI KEJURUTERAAN ELEKTRIK)

DOOR AND WINDOW SCHEDULE-LEV.5

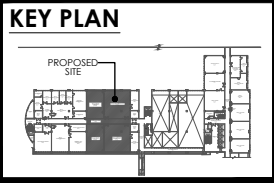
KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4 - ARAS 5 -
MAKMAL PENGUJIAN DAN PENGUKURAN PERANTI SEMIKONDUKTOR

• ALL EXISTING DOORS TO BE PAINTED AND S.O APPROVAL

- Notes:**
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.



PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM

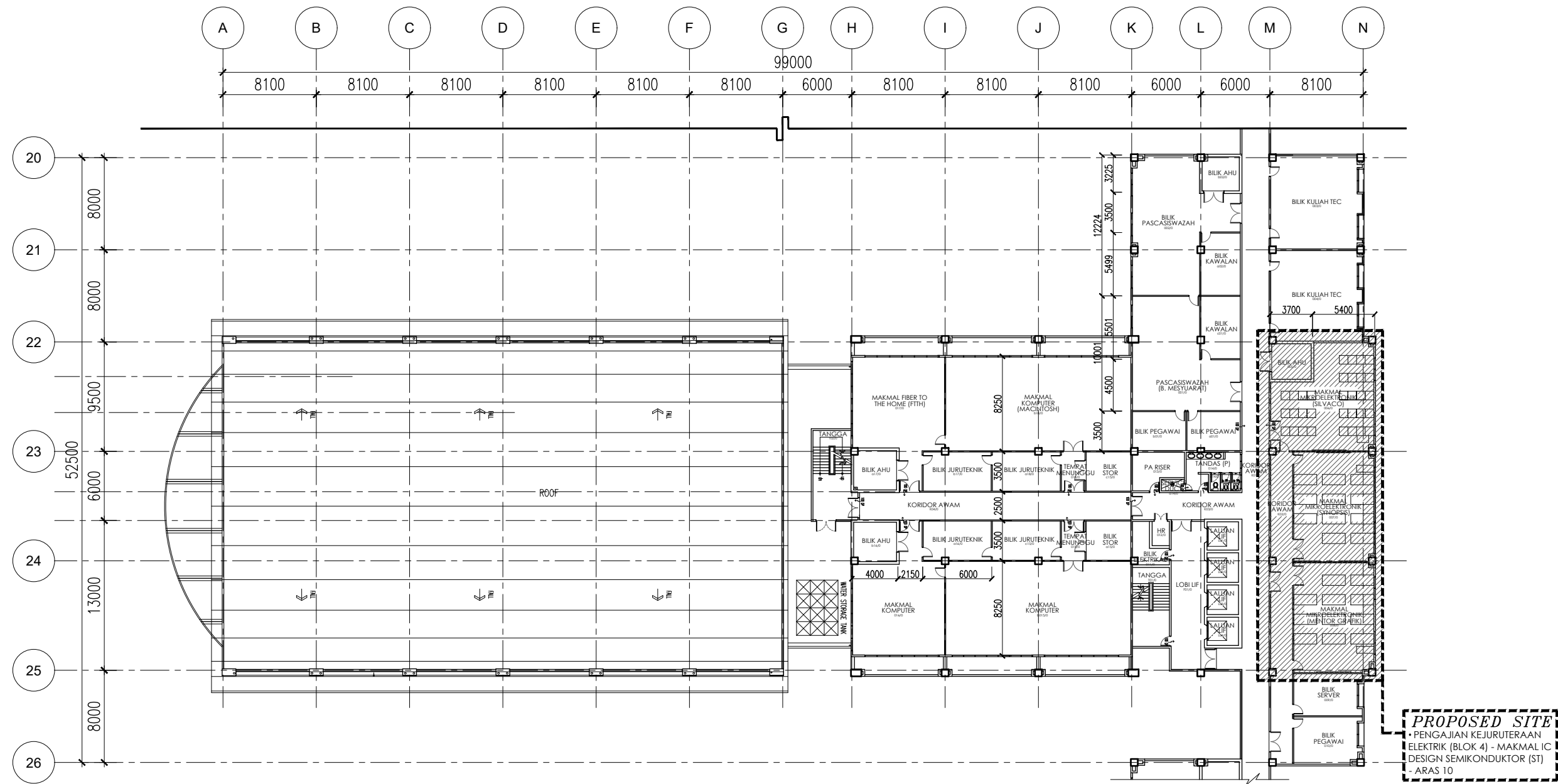


UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UTM 200- / / (PROJEK/MAR2025/0009)[1012] ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
		TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP		
TAJUK LUKISAN: DOOR AND WINDOW SCHEDULE (MAKMAL PENGUJIAN SEMIKONDUKTOR -ST & MAKMAL ELEKTRONIK 1,2 & 3)	SKALA: 1:30	PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM		
		DILUKIS OLEH : SITI		
		PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	NO HELAIAN:	12

ARAS 10

BLOK 4



OVERALL EXIST. LAYOUT FLOOR PLAN-LEVEL 10
KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK (BLOK 4)

PROPOSED SITE
• PENGAJIAN KEJURUTERAAN ELEKTRIK (BLOK 4) - MAKMAL IC DESIGN SEMIKONDUKTOR (ST) - ARAS 10

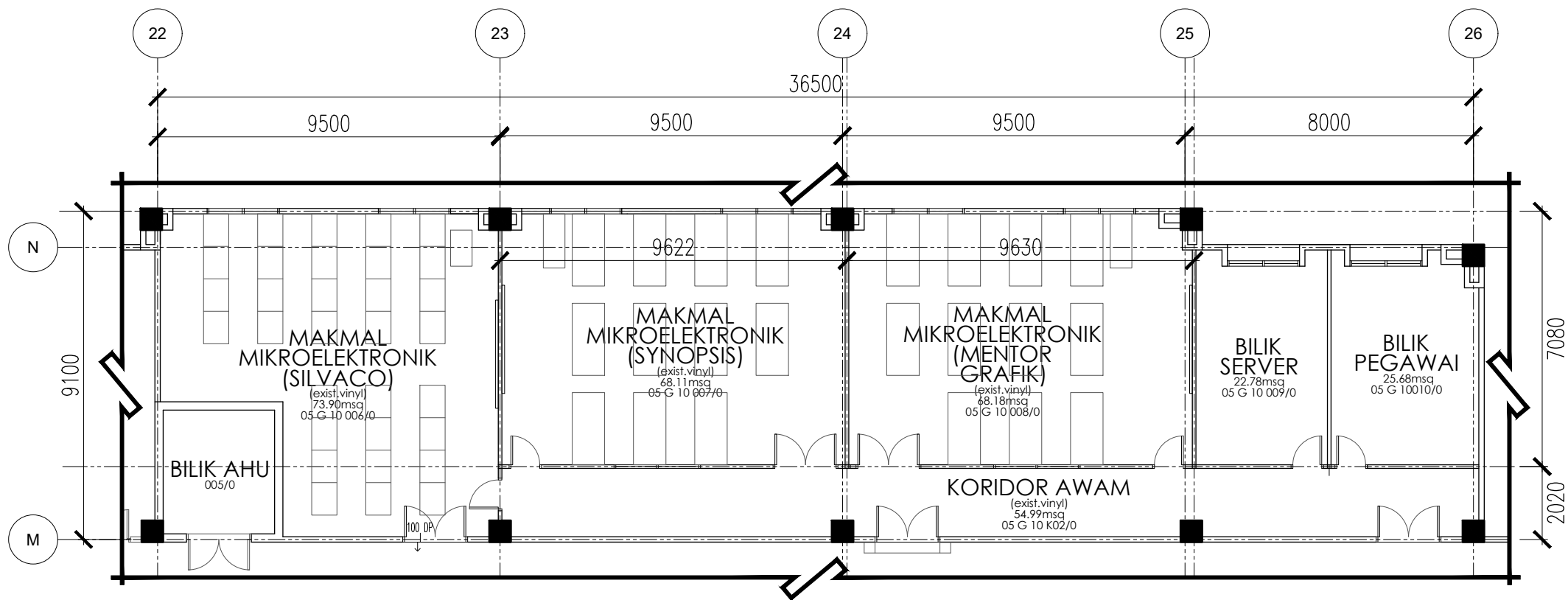
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



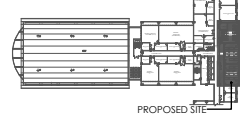
NO. RUJUKAN PROJEK: UTM 200- // (PROJEK/MAR2025/0009)[1013] ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
		TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
TAJUK LUKISAN: OVERALL EXIST. LAYOUT FLOOR PLAN -LEVEL 10	SKALA: 1:400	PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM	
		DILUKIS OLEH : SITI	
		PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	NO HELAIAN: 13



EXIST. LAYOUT FLOOR PLAN-LEVEL 10

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

KEY PLAN

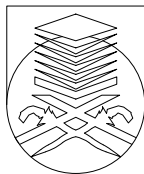


SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSA SEBELUM KERJA-KERJA DIMULAKAN.

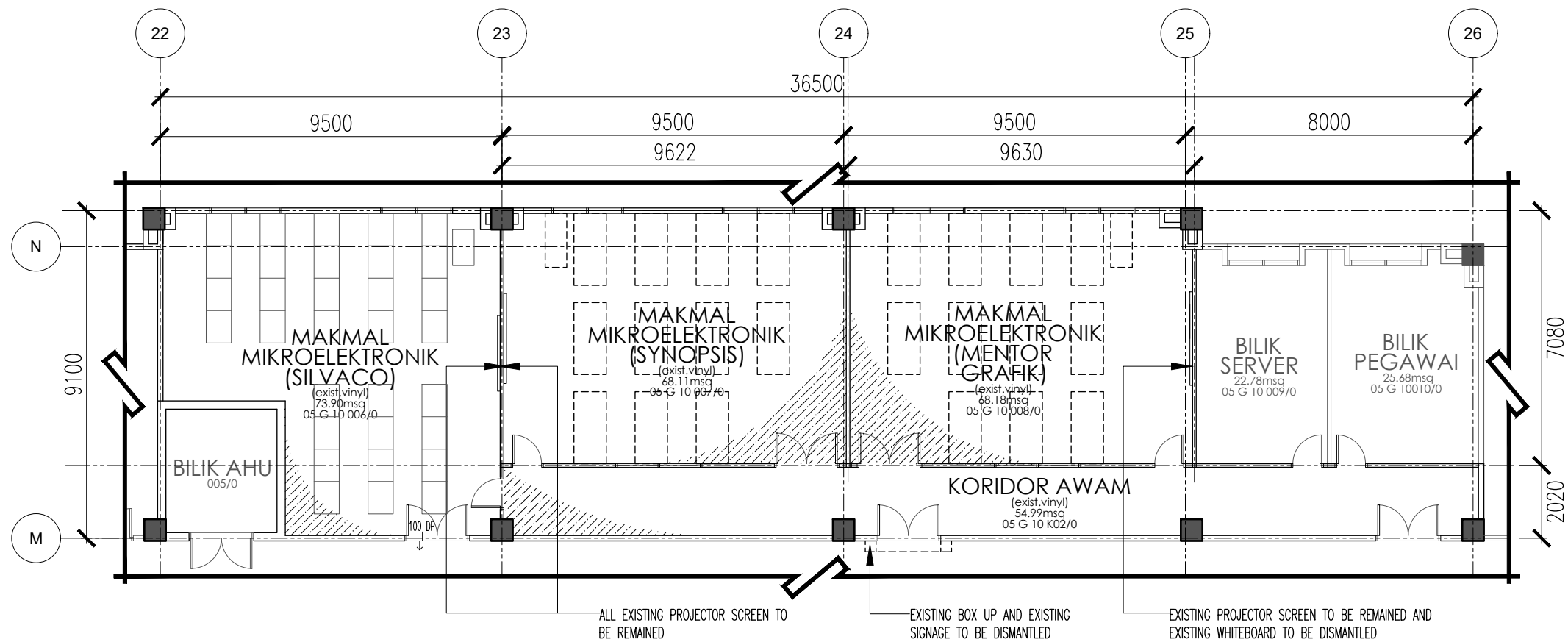
PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:	TARIKH:	NAIB CANSOLOR	INDEKS PINDAAN
UTM 200- // (PROJEK/MAR2025/0009)[1014] ARC	20 25 19 MEI	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	22/5/2025
TAJUK LUKISAN:	SKALA:	TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
EXIST. LAYOUT FLOOR PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR -ST)	1:150	PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM	
		DILUKIS OLEH : SITI	NO HELAIAN: 14
		PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	

SPECIFICATION



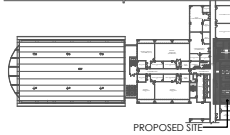
	ALL EXISTING VINYL FLOOR TO BE REMAINED, MAKE GOOD AND CLEAN WITH FLOOR SCRUBBER TO S.O APPROVAL
---	- DOTTED LINES INDICATE EXISTING TABLE TO BE DISMANTLED - EXISTING WHITEBOARD AT MAKMAL ELEKTRONIK (MENTOR GRAFIK) TO BE DISMANTLED
	- ALL EXISTING DOORS AND WINDOWS TO BE REMAINED - EXISTING COMPUTER LAB DESK AT MAKMAL MIKROELEKTRONIK (SILVACO) TO BE REMAINED - ALL EXISTING PROJECTOR WALL SCREEN TO BE REMAINED

- Notes:**
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPUH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

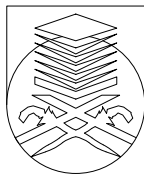
KEY PLAN



DEMOLITION LAYOUT FLOOR PLAN-LEVEL 10

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1015] ARC

TAJUK LUKISAN:
DEMOLITION LAYOUT FLOOR PLAN-LEVEL 10
(MAKMAL IC DESIGN SEMIKONDUKTOR -ST)

TARIKH:
20 25 19 MEI

SKALA:
1:150

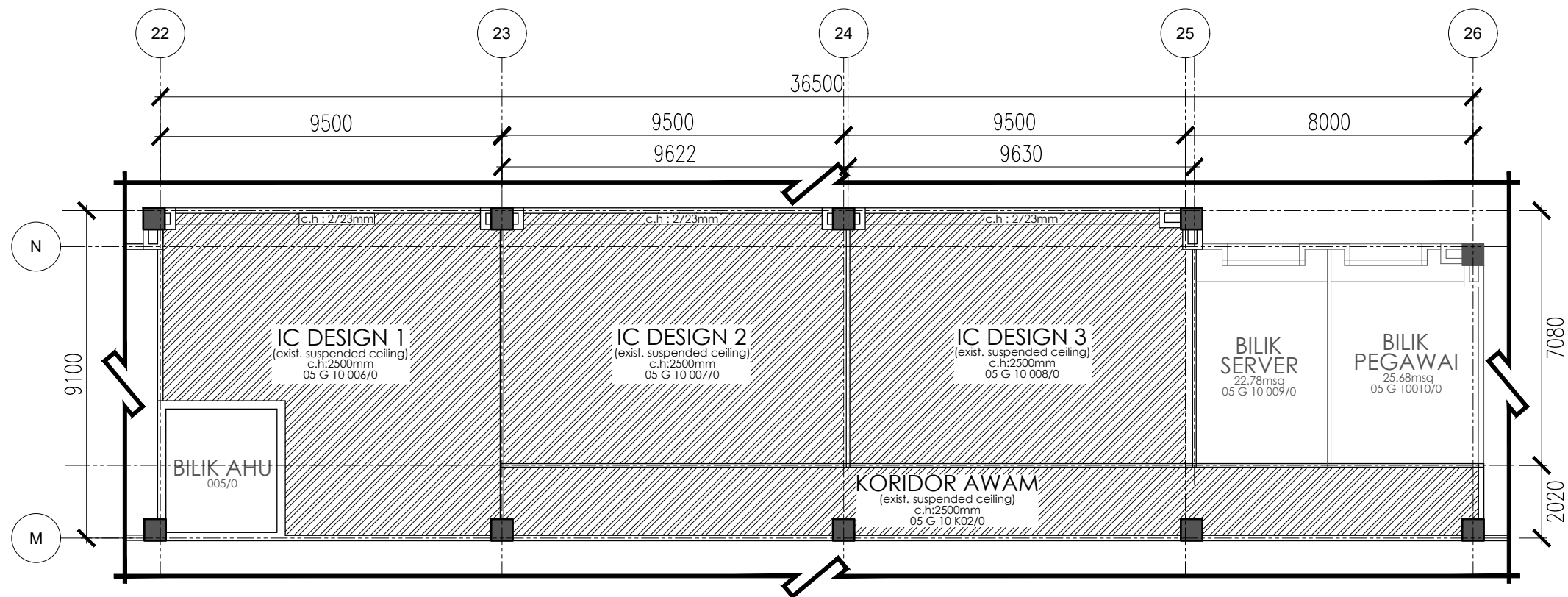
NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

22/5/2025

NO HELAIAN: 15

SPECIFICATION



DEMOLITION CEILING FINISH LAYOUT PLAN-LEVEL 10

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

EXISTING SUSPENDED CEILING TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE SUSPENDED CEILING

Notes:

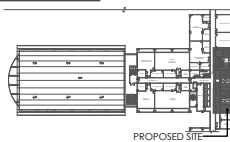
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

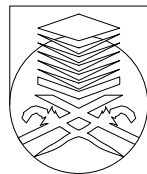
PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

KEY PLAN



PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1016] ARC

TAJUK LUKISAN:
DEMOLITION CEILING FINISH LAYOUT PLAN
-LEVEL 10
(MAKMAL IC DESIGN SEMIKONDUKTOR-ST)

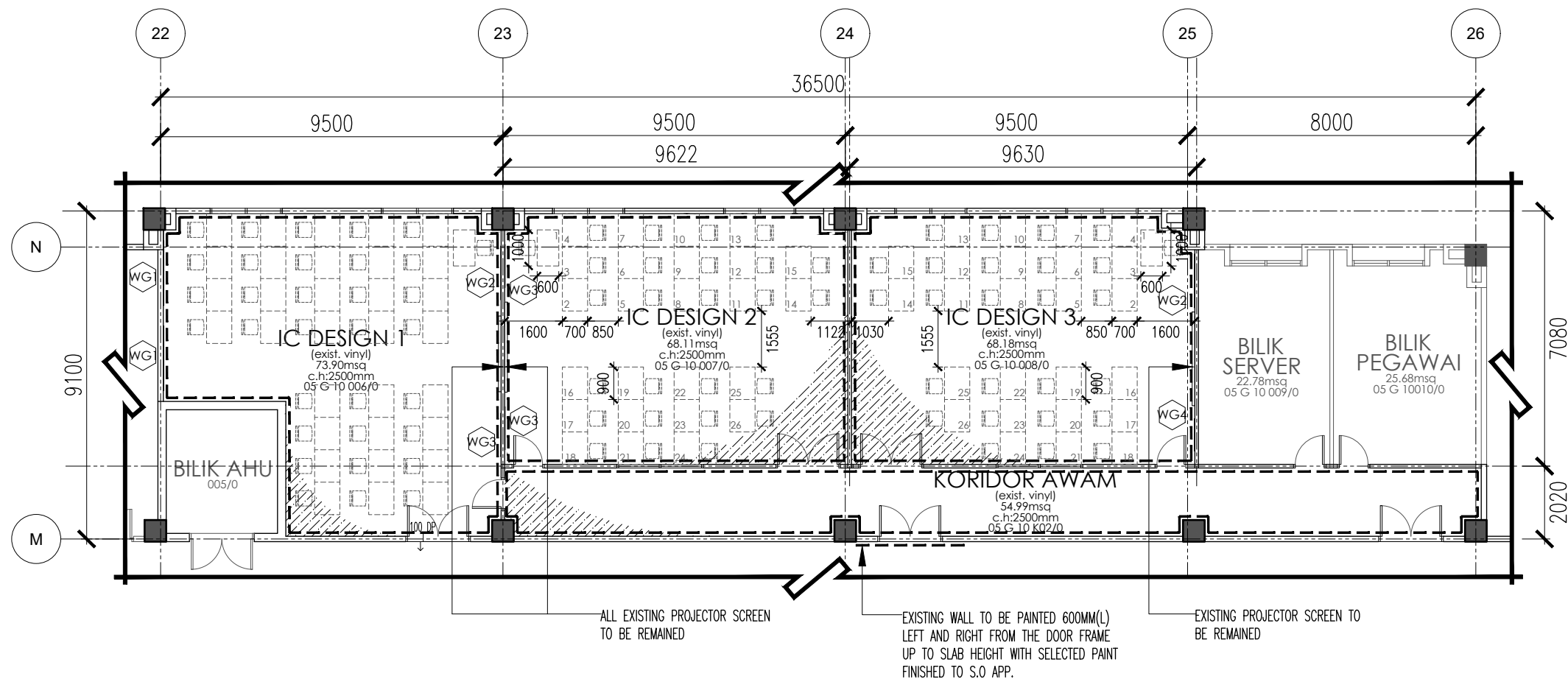
TARIKH:
20 19
25 MEI

SKALA:
1:150

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

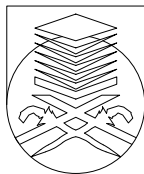
NO
HELAIAN: 16



NEW LAYOUT FLOOR PLAN-LEVEL 10

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

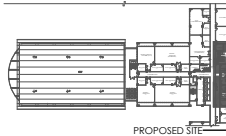
NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1017] ARC

TAJUK LUKISAN:
NEW LAYOUT FLOOR PLAN-LEVEL 10
(MAKMAL IC DESIGN SEMIKONDUKTOR -ST)

TARIKH:
20 19
25 MEI

SKALA:
1:150

KEY PLAN



NAIB CANSOLOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TIMB. NAIB CANSOLOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	22/5/2025
PENGARAH BAHAGIAN PEMBANGUNAN	: IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH	: SITI	
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI	NO HELAIAN: 17

SPECIFICATION

---	EXISTING WALL TO BE PAINTED WITH SELECTED PAINT FINISHED FROM FLOOR UP TO CEILING LEVEL (2500MM HEIGHT) ALL AROUND TO S.O APP.
	ALL EXISTING VINYL FLOOR TO BE REMAINED, MAKE GOOD AND CLEAN WITH FLOOR SCRUBBER TO S.O APPROVAL
WG	NEW 1800MM(L) X 1200MM(W) MAGNETIC TEMPERED GLASS WRITING PANEL WITH SPACERS & ALUMN. PEN TRAY TO MANUF'S DET. AND S.O APPROVAL
WG2	NEW 1500MM(L) X 1200MM(W) MAGNETIC TEMPERED GLASS WRITING PANEL WITH SPACERS & ALUMN. PEN TRAY TO MANUF'S DET. AND S.O APPROVAL
WG3	NEW 1200MM(L) X 1200MM(W) MAGNETIC TEMPERED GLASS WRITING PANEL WITH SPACERS & ALUMN. PEN TRAY TO MANUF'S DET. AND S.O APPROVAL
WG4	NEW 900MM(L) X 1200MM(W) MAGNETIC TEMPERED GLASS WRITING PANEL WITH SPACERS & ALUMN. PEN TRAY TO MANUF'S DET. AND S.O APPROVAL
---	• DOTTED LINES INDICATE FURNITURE TO BE SUPPLY BY OTHERS AND EXISTING COMPUTER LAB DESK AT IC DESIGN 1 TO BE REMAINED
	• ALL EXISTING DOORS AND WINDOWS TO BE REMAINED • ALL EXISTING DOORS TO BE PAINTED AND S.O APPROVAL • ALL EXISTING PROJECTOR SCREEN TO BE REMAINED

Notes:

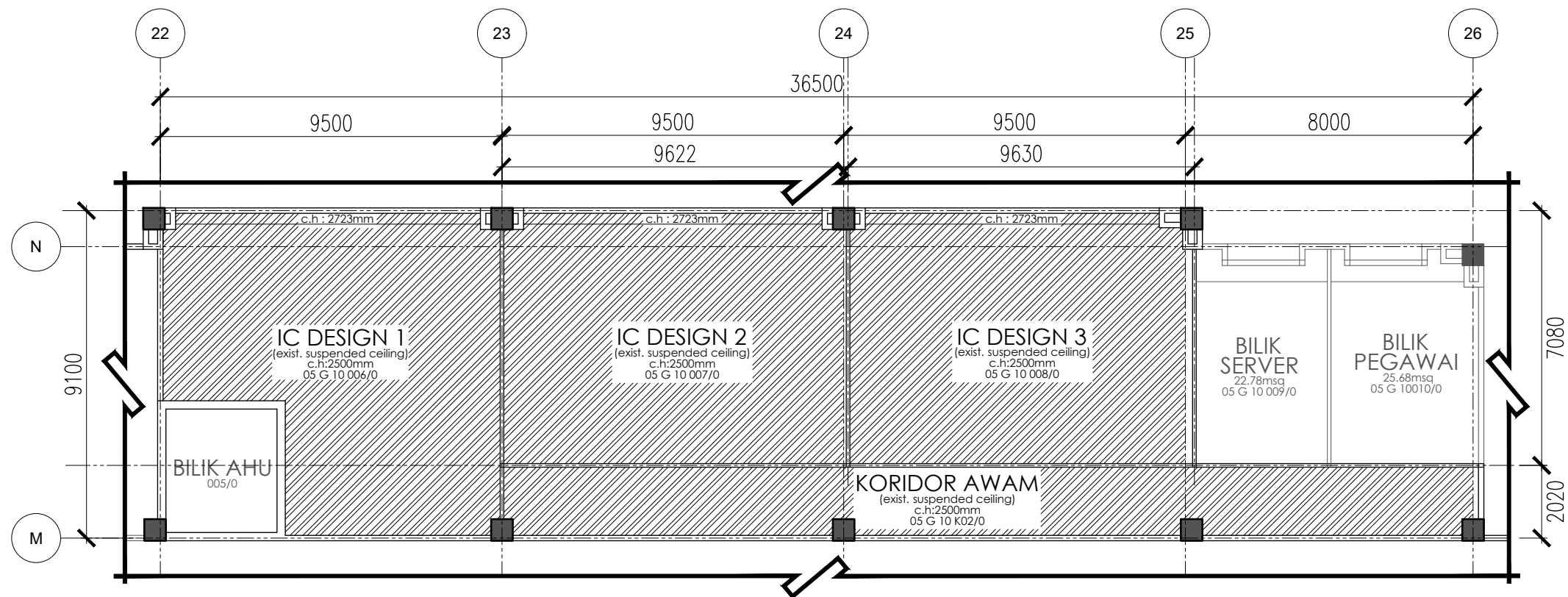
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

SPECIFICATION



EXISTING SUSPENDED CEILING TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE SUSPENDED CEILING

Notes:

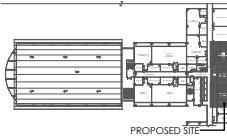
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

KEY PLAN

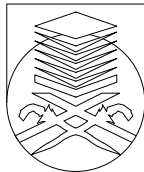


NEW CEILING FINISH LAYOUT PLAN-LEVEL 10

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 4

PROJEK:

KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:

UTM 200- // (PROJEK/MAR2025/0009)[1018] ARC

TAJUK LUKISAN:

NEW CEILING FINISH LAYOUT PLAN-LEVEL 10
(MAKMAL IC DESIGN SEMIKONDUKTOR
-ST)

TARIKH:

20 25 19 MEI

SKALA:

1:150

NAIB CANSOLOR

: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN

TIMB. NAIB CANSOLOR (PEMBANGUNAN)

: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP

PENGARAH BAHAGIAN PEMBANGUNAN DAN INFRASTRUKTUR

: IR. TS. AZMAN SAUBIRAN

KETUA BAHAGIAN PEMBANGUNAN INFRA

: TS. DR. MOHAMMED IZRAI ABD RAZAK

ARKITEK

: NUR HASSLIZA MUHAMMAD HASHIM

DILUKIS OLEH

: SITI

PENGURUS PROJEK / DISEMAK

: AZAIDI AZIZI

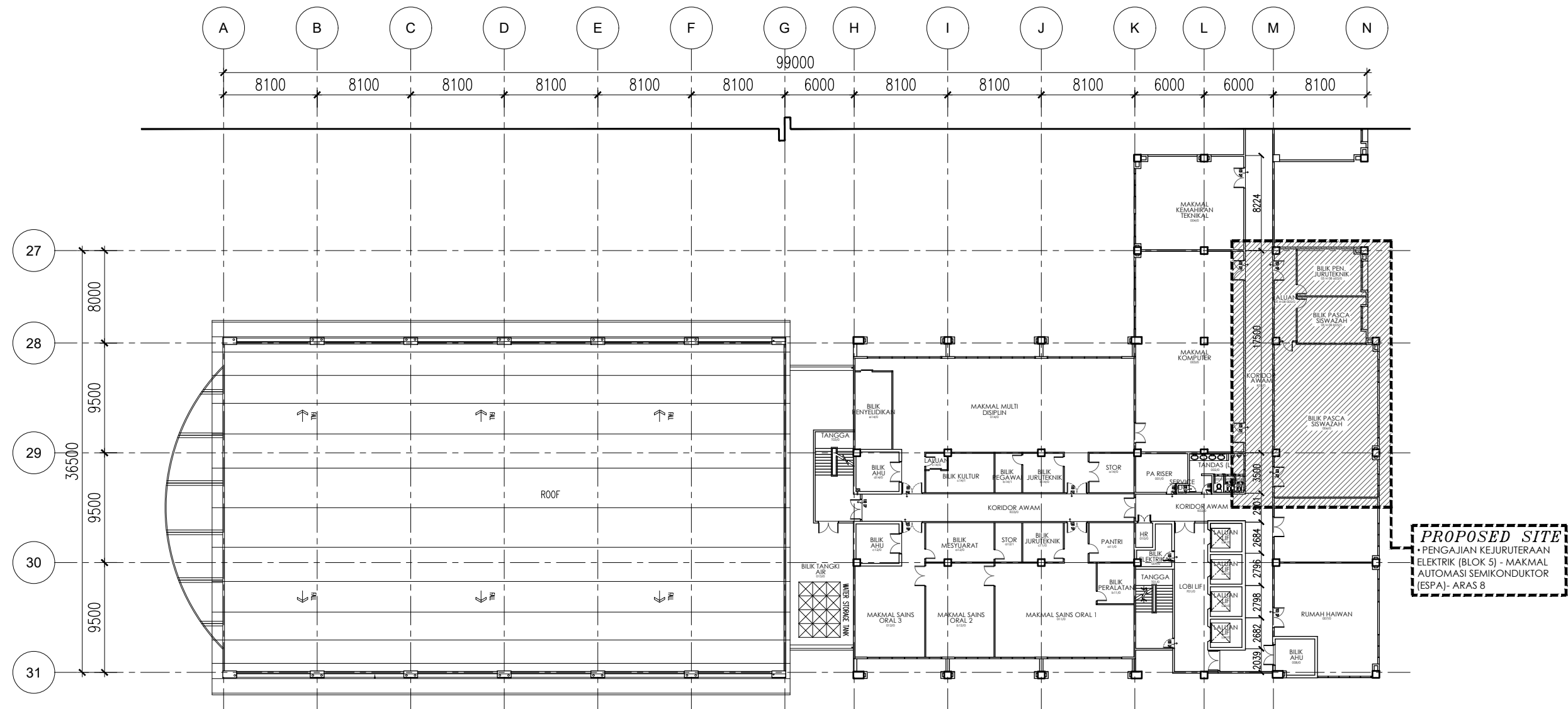
INDEKS PINDAAN

NO HELAIAN:

18

ARAS 8

BLOK 5



OVERALL EXIST. LAYOUT FLOOR PLAN-LEVEL 8
KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK (BLOK 5)

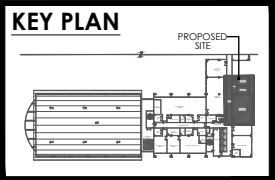
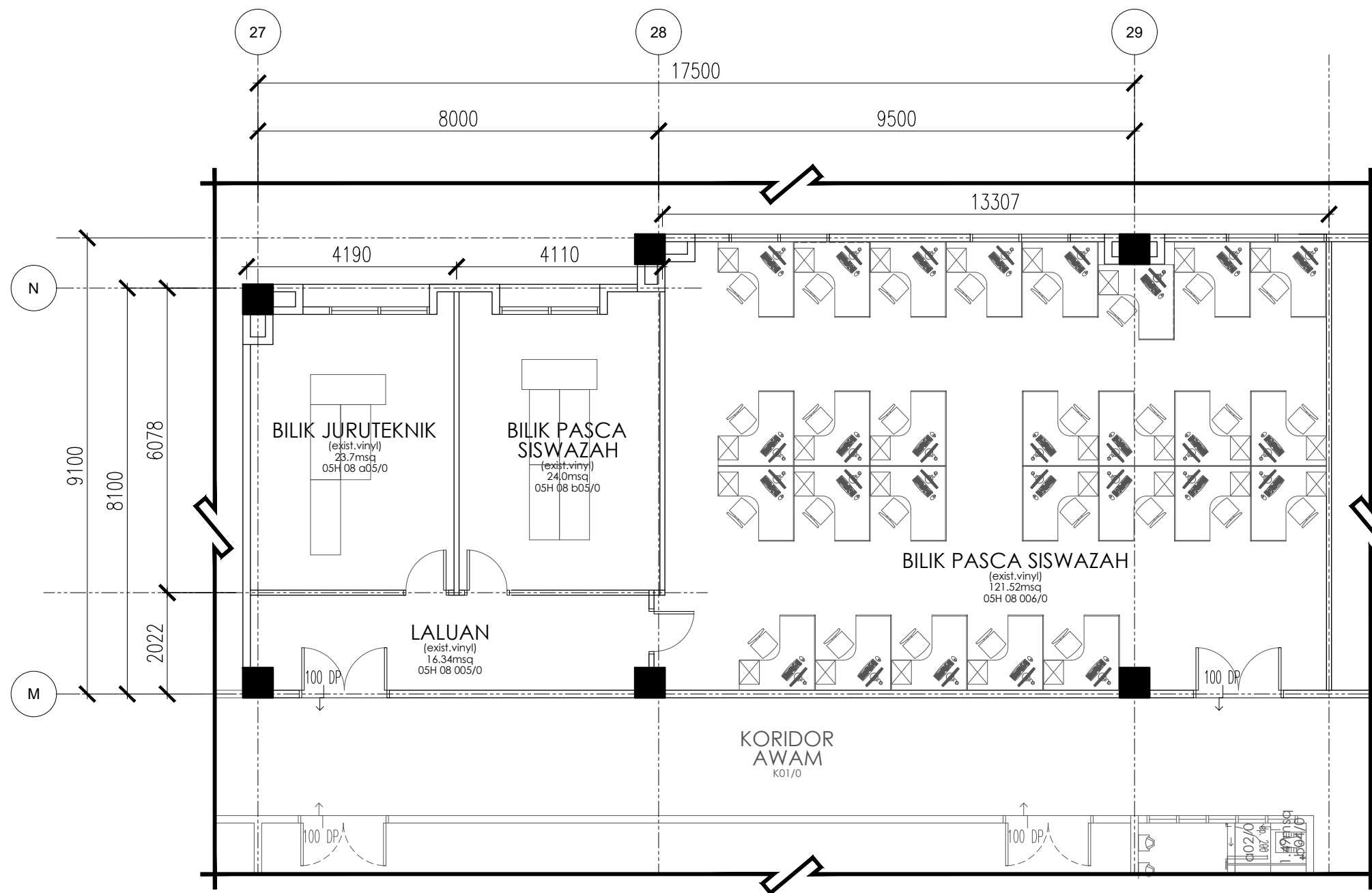
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI
TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN
DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM
KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI
MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6,
MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN
MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL
SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK
KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG
ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI
KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



NO. RUJUKAN PROJEK: UTM 200- // (PROJEK/MAR2025/0009)[1019] ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
		TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
TAJUK LUKISAN: OVERALL EXIST. LAYOUT FLOOR PLAN -LEVEL 8	SKALA: 1:400	PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM	
		DILUKIS OLEH : SITI	
		PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI	NO HELAIAN: 19



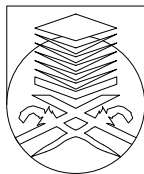
EXIST. LAYOUT FLOOR PLAN-LEVEL 8

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 5

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI
TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN
DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM
KERJA-KERJA DIMULAKAN.

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI
MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6,
MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN
MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL
SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK
KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG
ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI
KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

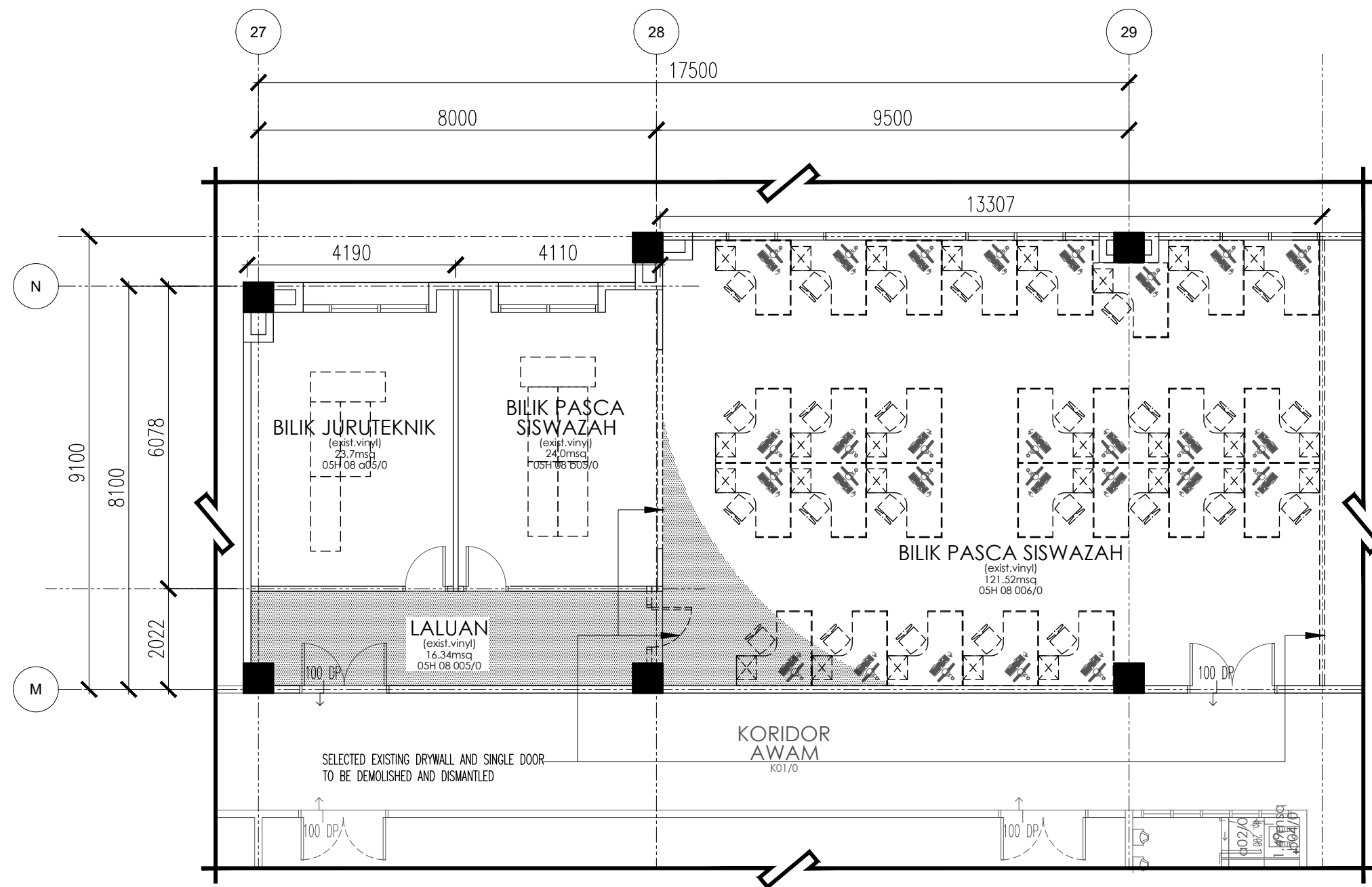
NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1020] ARC

TAJUK LUKISAN:
EXIST. LAYOUT FLOOR PLAN-LEVEL 8
(MAKMAL AUTOMASI SEMIKONDUKTOR
(ESPA))

TARIKH:
20 25
19 MEI

SKALA:
1:100

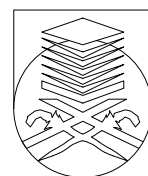
NAIB CANSOLOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TIMB. NAIB CANSOLOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
PENGARAH BAHAGIAN PEMBANGUNAN	: IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH	: SITI	
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI	
		NO HELAIAN: 20



DEMOLITION LAYOUT FLOOR PLAN-LEVEL 8

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 5

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- // (PROJEK/MAR2025/0009)[1021] ARC

TAJUK LUKISAN:
**DEMOLITION LAYOUT FLOOR PLAN-LEVEL 8
(MAKMAL AUTOMASI SEMIKONDUKTOR
(ESPA))**

TARIKH:
20 25 | 19 MEI

SKALA:
1:100

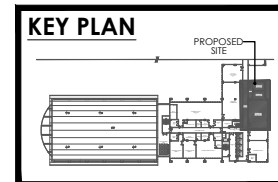
NAIB CANSOLOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TIMB. NAIB CANSOLOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
PENGARAH BAHAGIAN PEMBANGUNAN DAN INFRASTRUKTUR	: IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH	: SITI	
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI	NO HELAIAN: 21

SPECIFICATION

	SELECTED EXISTING VINYL FLOOR TO BE DISMANTLED AND TO APPLY A SELF-LEVELLING COMPOUND AND MOISTURE TESTING MAY BE REQUIRED FOR CONCRETE SUBFLOORS TO S.O APPROVAL
---	- DOTTED LINES INDICATE EXISTING WORKSTATION, PARTITION AND TABLE TO BE DISMANTLED - EXISTING WHITEBOARD AT BILIK JURUTEKNIK AND BILIK PASCA SISWAZAH TO BE DISMANTLED - SELECTED EXISTING DRYWALL AND SINGLE DOOR TO BE DEMOLISHED AND DISMANTLED
	- ALL EXISTING DOORS AND WINDOWS TO BE REMAINED - EXISTING SUSPENDED CEILING TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE SUSPENDED CEILING

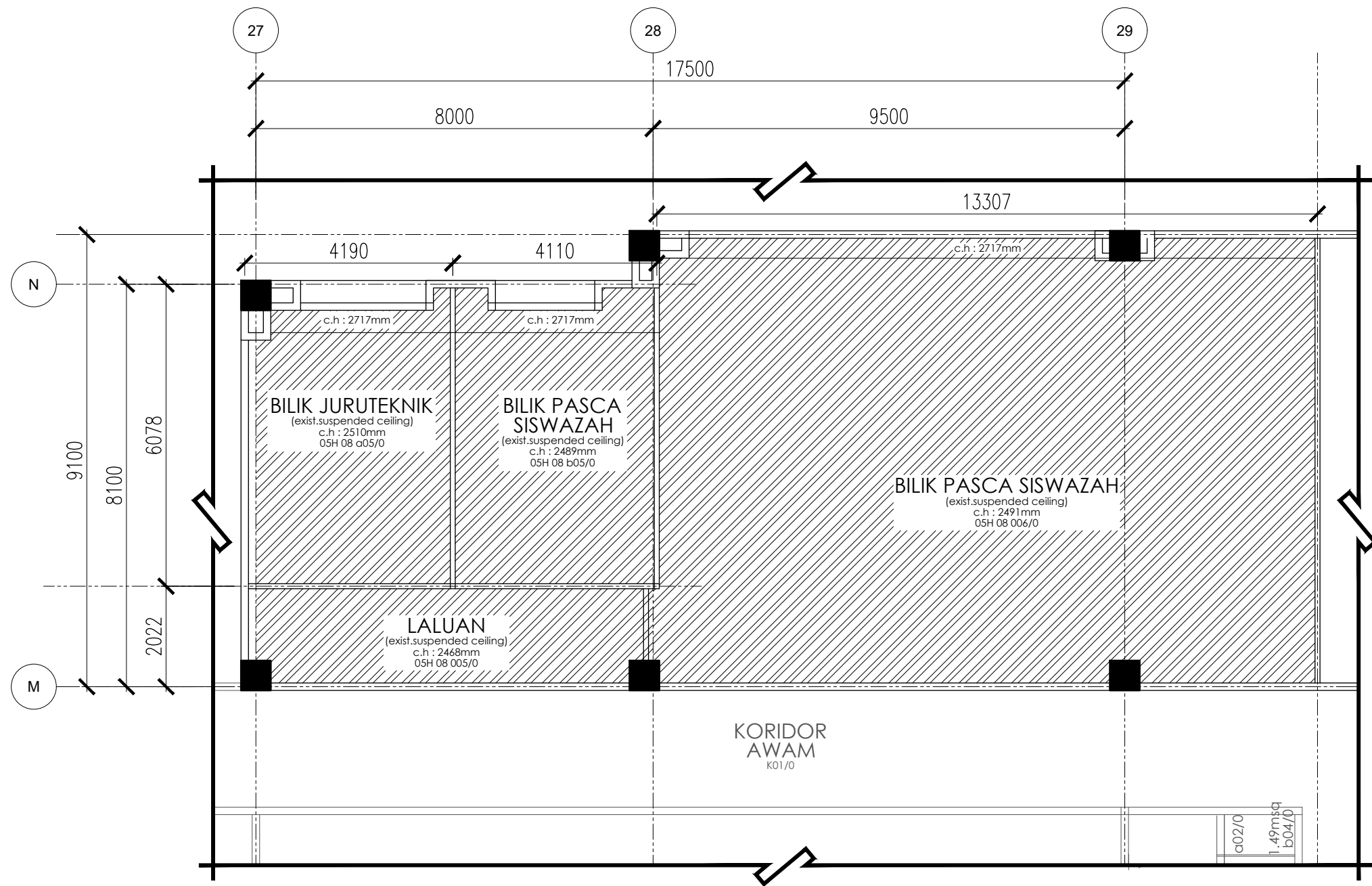
Notes:

- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAI, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAI SEMULA DINDING DIJALANKAN.



SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.



SPECIFICATION

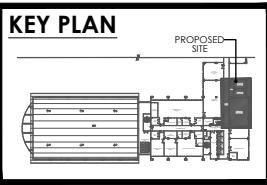
EXISTING SUSPENDE CEILING TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE SUSPENDE CEILING

Notes:

- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAHPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

DEMOLITION CEILING FINISH LAYOUT PLAN-LEVEL 8

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 5



SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

INDEKS PINDAAN	
NO HELAIAN:	22

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



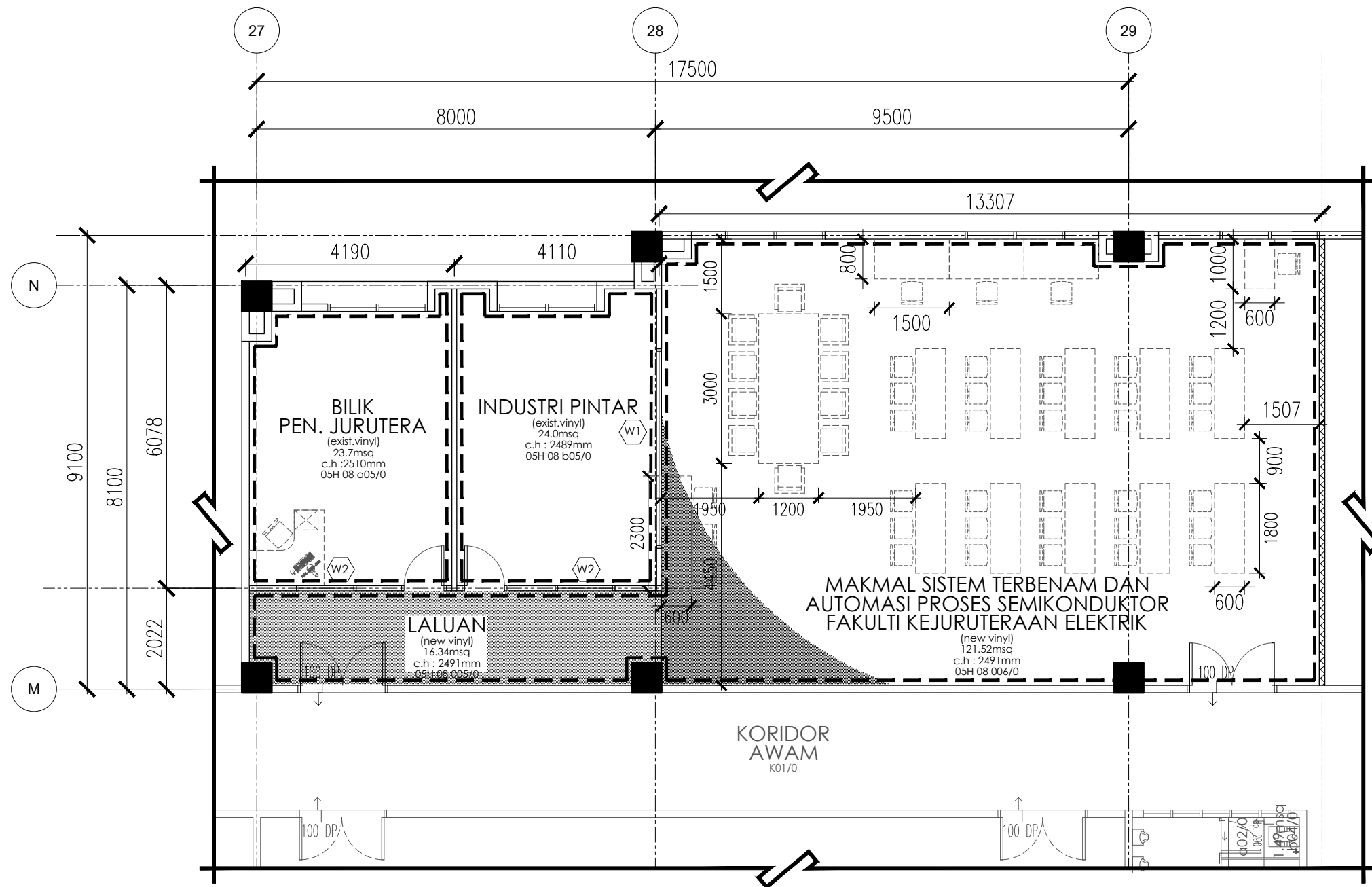
NO. RUJUKAN PROJEK:
UTM 200- // (PROJEK/MAR2025/0009)[1022] ARC

TAJUK LUKISAN:
DEMOLITION CEILING FINISH LAYOUT PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR (ESPA))

TARIKH:
20 25 | **19 MEI**

SKALA:
1:100

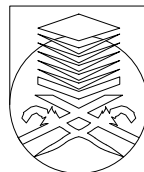
NAIB CANSOLOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN DAN INFRASTRUKTUR	: IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH	: SITI
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI



NEW LAYOUT FLOOR PLAN-LEVEL 8

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 5

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1023] ARC

TAJUK LUKISAN:
NEW LAYOUT FLOOR PLAN-LEVEL 8
(MAKMAL AUTOMASI SEMIKONDUKTOR
(ESPA))

TARIKH:
20 25 19
MEI

SKALA:
1:100

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

NO
HELAIAN: 23

SPECIFICATION

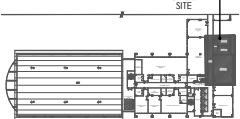
	NEW 12MM THK. CEMENT BOARD REBATED EDGES UP TO CEILING HEIGHT WITH SELECTED PAINT FINISH ON BOTH SIDES & ALL ACCESSORIES TO MANUF'S DETAIL & S.O APP.
	EXISTING WALL TO BE PAINTED WITH SELECTED PAINT FINISH FROM FLOOR UP TO CEILING LEVEL ALL AROUND TO S.O APP.
	SUPPLY AND INSTALL SELECTED COLOURS FROM MIPOLAM ESPRIT 500, 2MM THK. ANTIBACTERIAL, FUNGICIDAL AND HIGH-PERFORMANCE HOMOGENEOUS WITH PUR PROTECT 20M ROLL GERFLOOR VINYL FLOORING OR EQUIVALENT WITH 10 YEARS PRODUCT WARRANTY TO S.O APPROVAL. TO APPLY A SELF-LEVELLING COMPOUND AND MOISTURE TESTING MAY BE REQUIRED FOR CONCRETE SUBFLOORS TO S.O APPROVAL THE PRODUCT SHOULD BE INSTALLED BY EXPERIENCE PROFESSIONAL SPECIALIST & APPLICATOR C/W INSTALLATION AND PRODUCT WARRANTY. (APPLICATOR CERTIFICATE TO BE PROVEN BEFORE APPLICATION ON SITE TO S.O APP.)
W1	NEW 4000MM X 1200MM X 10MM THK. FIXED TEMPERED GLASS PANEL C/W SELECTED FULL SIZE GLASS FROSTED STICKER/FILM WITH BRONZE ANODISED ALUMN. FRAME TO MANUF'S DETAIL AND S.O APP.
W2	NEW 1200MM X 1200MM X 6MM THK. FIX CLEAR GLASS WITH BRONZE ANODISED ALUMN. FRAME C/W FROSTED STICKER TO MANUF'S DETAIL AND S.O APP.
	DOTTED LINES INDICATE FURNITURE & WORKSTATION TO BE SUPPLY BY OTHERS
	- ALL EXISTING DOORS AND WINDOWS TO BE REMAINED - ALL EXISTING DOORS TO BE PAINTED AND S.O APPROVAL

- Notes:
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECA, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPUH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECA SEMULA DINDING DIJALANKAN.

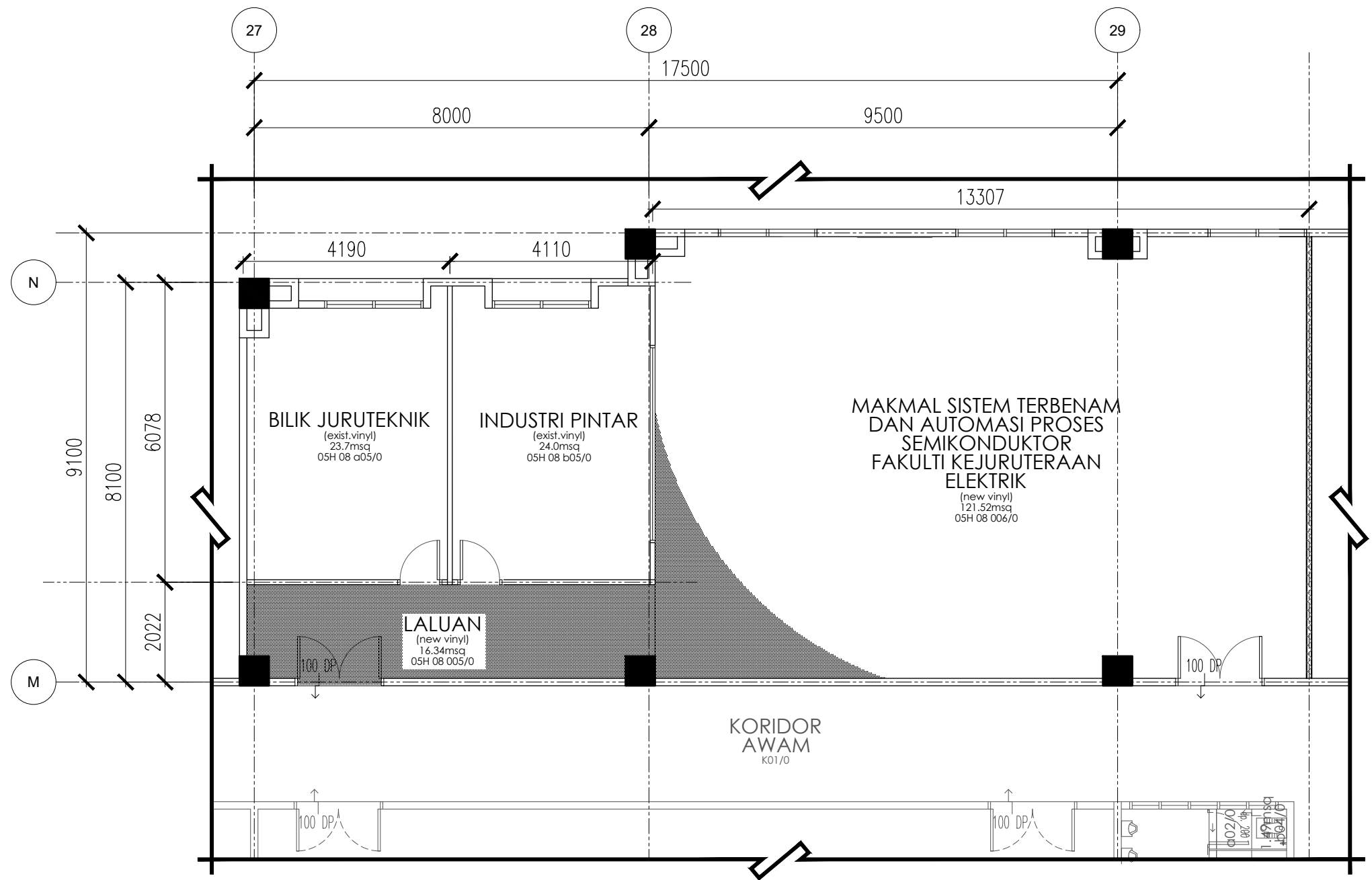
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

KEY PLAN



SPECIFICATION



SUPPLY AND INSTALL SELECTED COLOURS FROM MIPOLAM ESPRIT 500, 2MM THK. ANTIBACTERIAL, FUNGICIDAL AND HIGH-PERFORMANCE HOMOGENEOUS WITH PUR PROTECT 20M ROLL GERFLOOR VINYL FLOORING OR EQUIVALENT WITH 10 YEARS PRODUCT WARRANTY TO S.O APPROVAL.

TO APPLY A SELF-LEVELLING COMPOUND AND MOISTURE TESTING MAY BE REQUIRED FOR CONCRETE SUBFLOORS TO S.O APPROVAL

THE PRODUCT SHOULD BE INSTALLED BY EXPERIENCE PROFESSIONAL SPECIALIST & APPLICATOR C/W INSTALLATION AND PRODUCT WARRANTY.
(APPLICATOR CERTIFICATE TO BE PROVEN BEFORE APPLICATION ON SITE TO S.O APP.)

SELECTED EXISTING VINYL FLOOR TO BE REMAINED, MAKE GOOD AND CLEAN WITH FLOOR SCRUBBER TO S.O APPROVAL

Notes:

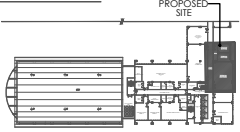
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

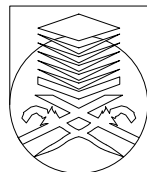
KEY PLAN



NEW FLOOR FINISH LAYOUT PLAN-LEVEL 8

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 5

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- / / (PROJEK/MAR2025/0009)[1024] ARC

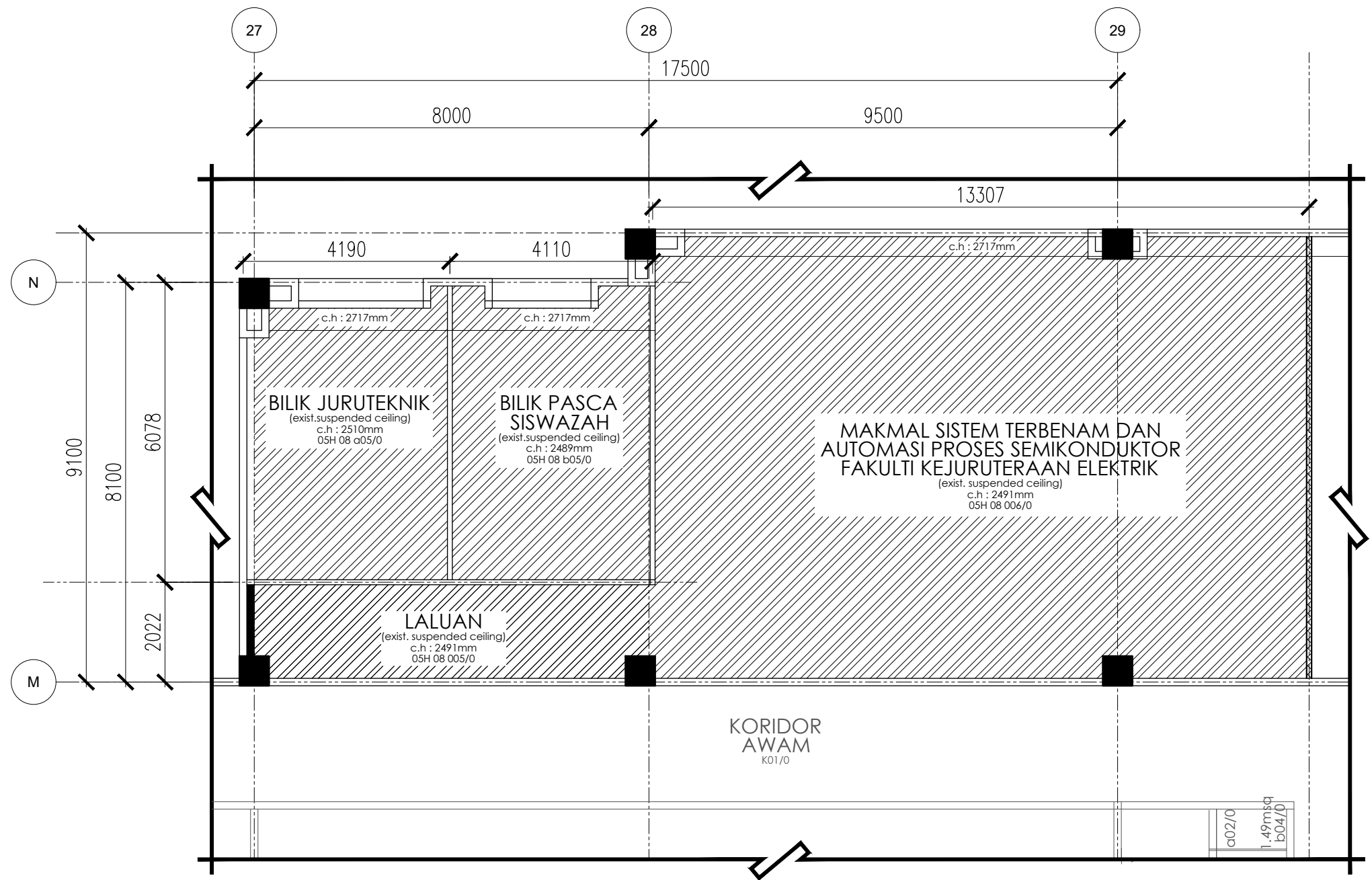
TAJUK LUKISAN:
**NEW FLOOR FINISH LAYOUT PLAN-LEVEL 8
(MAKMAL AUTOMASI SEMIKONDUKTOR
(ESPA))**

TARIKH:
20 25 | **19 MEI**

SKALA:
1:100

NAIB CANSOLOR	: DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TIMB. NAIB CANSOLOR (PEMBANGUNAN)	: PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP	
PENGARAH BAHAGIAN PEMBANGUNAN DAN INFRASTRUKTUR	: IR. TS. AZMAN SAUBIRAN	
KETUA BAHAGIAN PEMBANGUNAN INFRA	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM	
DILUKIS OLEH	: SITI	
PENGURUS PROJEK / DISEMAK	: AZAIDI AZIZI	NO HELAIAN: 24

SPECIFICATION



EXISTING SUSPENDED CEILING TO BE IDENTIFY, MAKE GOOD AND REPLACE DAMAGE SUSPENDED CEILING

Notes:

- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAHPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

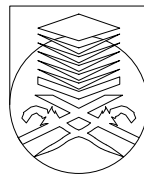
PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUSAH SEBELUM KERJA-KERJA DIMULAKAN.

NEW CEILING FINISH LAYOUT PLAN-LEVEL 8

KOMPLEKS S&T - PENGAJIAN KEJURUTERAAN ELEKTRIK - BLOK 5

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (P&P) DI MAKMAL FYP/IDP SEMIKONDUKTOR ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UTM 200- // (PROJEK/MAR2025/0009)[1025] ARC

TAJUK LUKISAN:
NEW CEILING FINISH LAYOUT PLAN-LEVEL 8
(MAKMAL AUTOMASI SEMIKONDUKTOR
(ESPA))

TARIKH:
20 19
25 MEI

SKALA:
1:100

NAIB CANSOLOR : DATUK PROF. TS. DR. SHAHRIN SAHIB @ SAHIBUDDIN
TIMB. NAIB CANSOLOR (PEMBANGUNAN) : PROFESOR TS. SR. DR. MD YUSOF HAMID, PMP, AMP
PENGARAH BAHAGIAN PEMBANGUNAN : IR. TS. AZMAN SAUBIRAN
KETUA BAHAGIAN PEMBANGUNAN INFRA: TS. DR. MOHAMMED IZRAI ABD RAZAK
ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM
DILUKIS OLEH : SITI
PENGURUS PROJEK / DISEMAK : AZAIDI AZIZI

INDEKS PINDAAN

NO
HELAIAN: 25

[illegible]

	• ALL EXISTING DOORS TO BE PAINTED AND S.O APPROVAL
--	---

Notes:

- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI
TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN
DENGAN SEGERA KEPADA PEGAUWAI PENGUSAHA SEBELUM
KERJA-KERJA DIMULAKAN.

PROPOSED SITE

NO HELAIAN:	26
----------------	-----------