

LIST OF DRAWING

PROJEK :

KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UITM SHAH ALAM.

NO.	NO. LUKISAN	NO. HELAIAN	TAJUK LUKISAN	SIZE	CATATAN
LUKISAN SENIBINA (SIGNAGE)					
BLOCK 4 - LEVEL 4					
27.	UITM 200-// (PROJEK/MAR2025/0009)[1027]ARC	27	SIGNAGE LAYOUT FLOOR PLAN-LEVEL 4 MAKMAL FYP/IDP SEMIKONDUKTOR	A3	
28.	UITM 200-// (PROJEK/MAR2025/0009)[1028]ARC	28	SIGNAGE (S1)	A3	
BLOCK 4 - LEVEL 5					
29.	UITM 200-// (PROJEK/MAR2025/0009)[1029]ARC	29	SIGNAGE LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR -ST & MAKMAL ELEKTRONIK 1,2 &3)	A3	
30.	UITM 200-// (PROJEK/MAR2025/0009)[1030]ARC	30	SIGNAGE (S1)	A3	
BLOCK 4 - LEVEL 6					
31.	UITM 200-// (PROJEK/MAR2025/0009)[1031]ARC	31	SIGNAGE LAYOUT FLOOR PLAN-LEVEL 6 (MAKMAL ELEKTRIK MESIN)	A3	
32.	UITM 200-// (PROJEK/MAR2025/0009)[1032]ARC	32	SIGNAGE (S1)	A3	
BLOCK 4 - LEVEL 10					
33.	UITM 200-// (PROJEK/MAR2025/0009)[1033]ARC	33	SIGNAGE LAYOUT FLOOR PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR-ST)	A3	
34.	UITM 200-// (PROJEK/MAR2025/0009)[1034]ARC	34	SIGNAGE (S1)	A3	
35.	UITM 200-// (PROJEK/MAR2025/0009)[1035]ARC	35	SIGNAGE (S2)	A3	

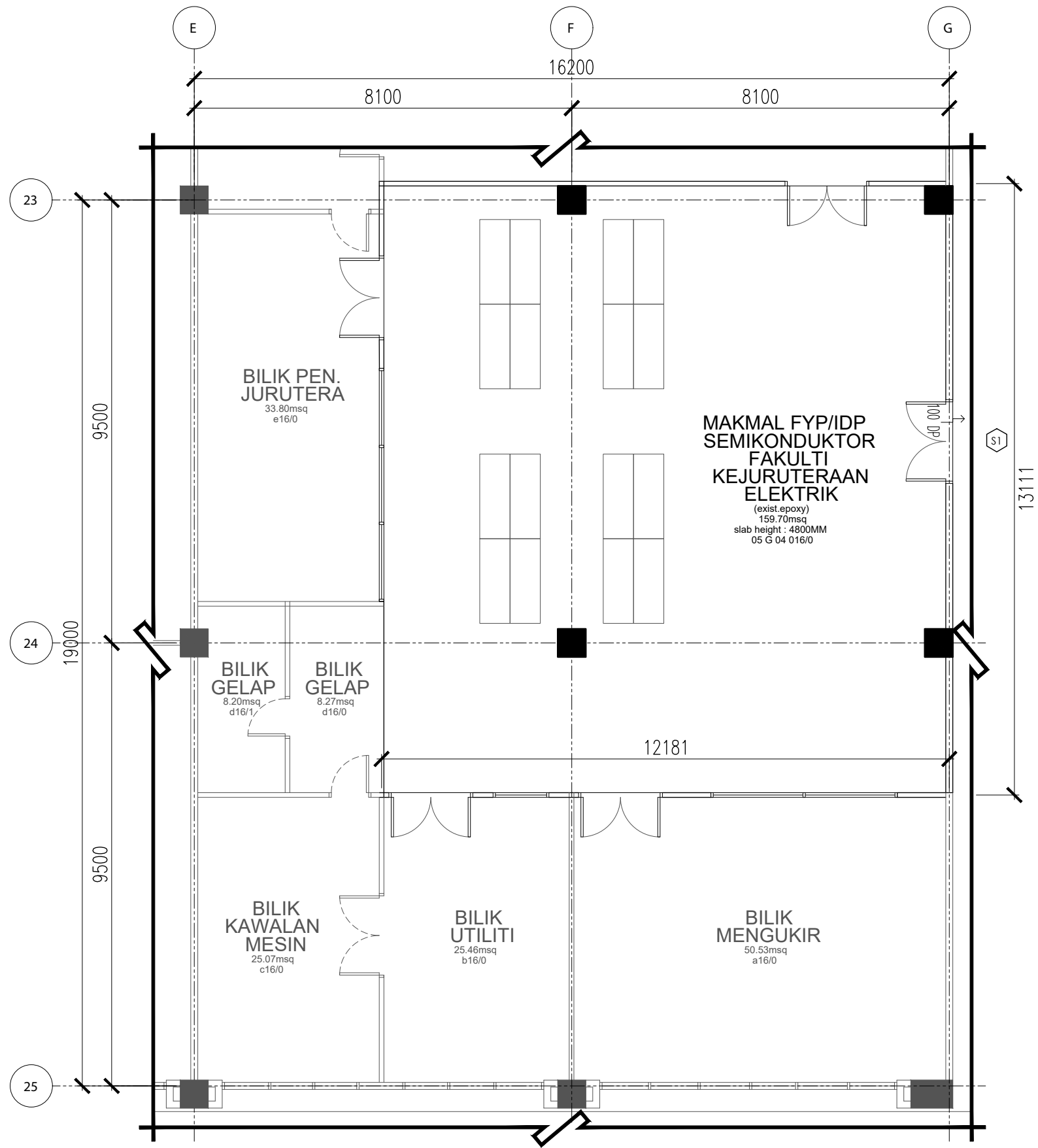
SEBUT HARGA
19.05.2025

LIST OF DRAWING

PROJEK :

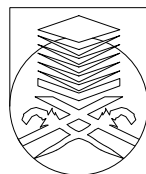
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UITM SHAH ALAM.

NO.	NO. LUKISAN	NO. HELAIAN	TAJUK LUKISAN	SIZE	CATATAN
LUKISAN SENIBINA (SIGNAGE)					
BLOCK 5 - LEVEL 8					
36.	UITM 200-// (PROJEK/MAR2025/0009)[1036]ARC	36	SIGNAGE LAYOUT FLOOR PLAN-LEVEL 8 (MAKMAL AUTOMASI SEMIKONDUKTOR (ESPA)	A3	
37.	UITM 200-// (PROJEK/MAR2025/0009)[1037]ARC	37	SIGNAGE (S1)	A3	
38.	UITM 200-// (PROJEK/MAR2025/0009)[1038]ARC	38	SIGNAGE (S2)	A3	
39.	UITM 200-// (PROJEK/MAR2025/0009)[1039]ARC	39	SIGNAGE (S3)	A3	



SIGNAGE LAYOUT FLOOR PLAN-LEVEL 4
KOMPLEKS S&T-PENGAJIAN KEJURUTERAAN ELEKTRIK-BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM.



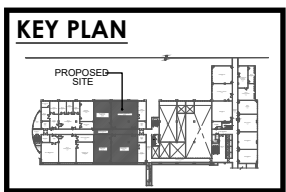
UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1027]ARC	TARIKH: 20 25 19 MEI		NAIB CANSOLOR	: PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
			PENOLONG NAIB CANSOLOR	: PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP	
TAJUK LUKISAN: SIGNAGE LAYOUT FLOOR PLAN-LEVEL 4 MAKMAL FYP/IDP SEMIKONDUKTOR	SKALA: N.T.S		PENGARAH JABATAN PEMBANGUNAN DAN INFRA.	: IR. TS. AZMAN SAUBIRAN	
			KETUA BAHAGIAN PEMBANGUNAN DAN INFRA.	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
			ARKITEK	: NUR HASSLUZA MUHAMMAD HASHIM	
			DILUKIS OLEH	: MOHAMAD FARIZI OMAR	
			PENGURUS PROJEK / DISEMAK	: NUR HASSLUZA MUHAMMAD HASHIM	NO HELAIAN: 27

SPECIFICATION

S1

NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV.
(REFER TO SCHEDULE) (BIL. LUKISAN 1028)



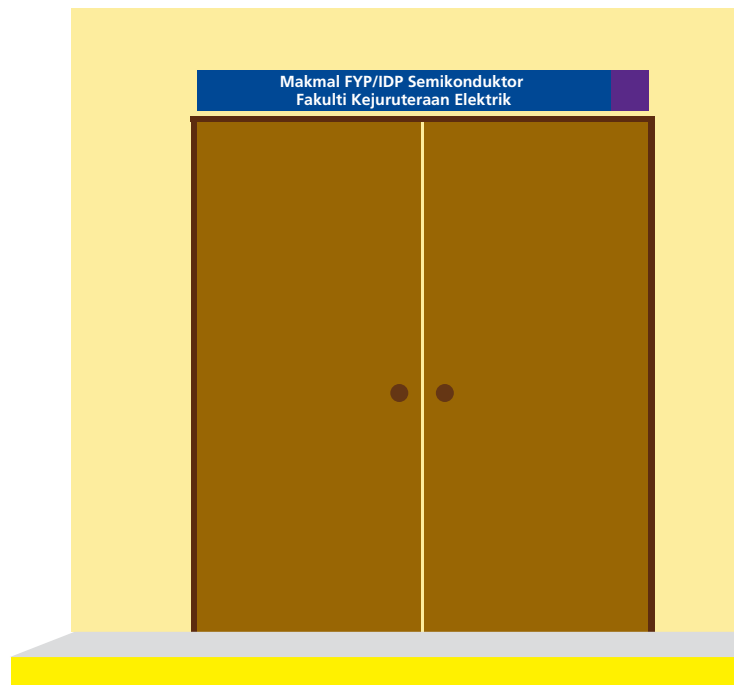
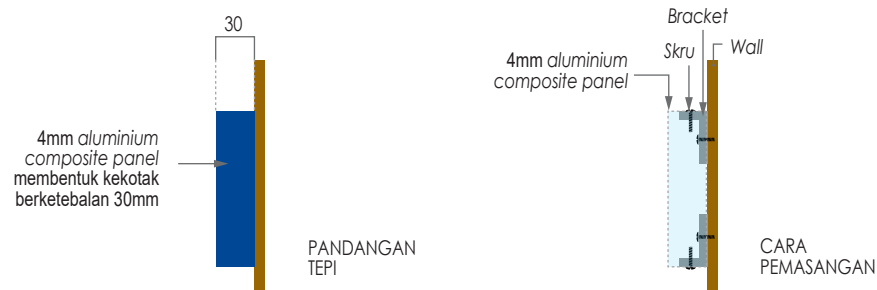
- Notes:**
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)



- Posisi pemasangan papan tanda
- Dua Pintu

BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	Makmal FYP/IDP Semikonduktor Fakulti Kejuruteraan Elektrik	1 unit

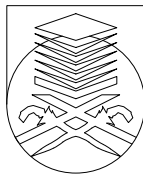
SIGNAGE

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 4

(\$1)

SCALE : N.T.S

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.

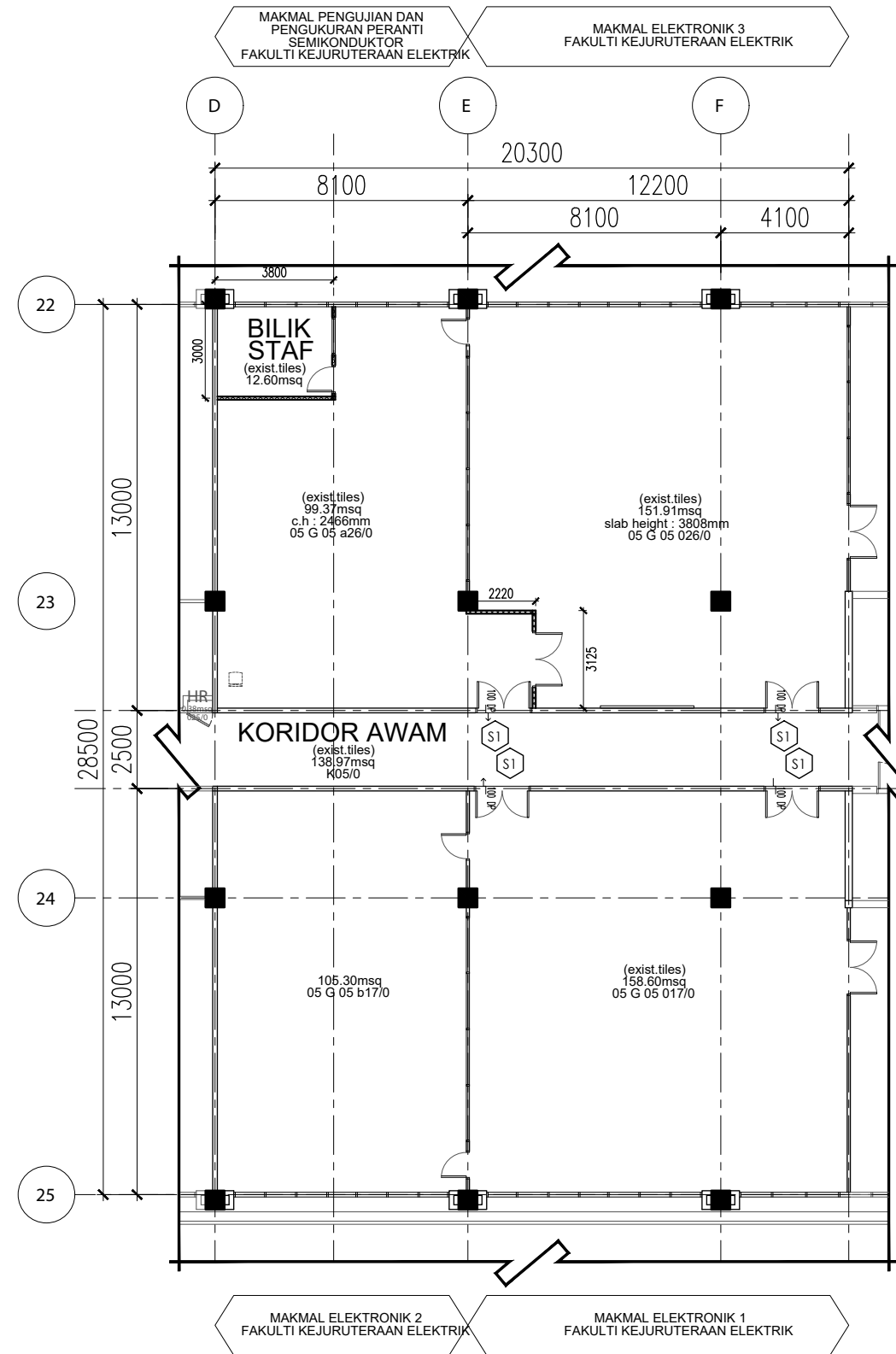


UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1028]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM DILUKIS OLEH : MOHAMAD FARIZI OMAR PENGURUS PROJEK / DISEMAK : NUR HASSLIZA MUHAMMAD HASHIM	INDEKS PINDAAN NO HELAIAN: 28
TAJUK LUKISAN: SIGNAGE (\$1)	SKALA: N.T.S		

SEBUT HARGA

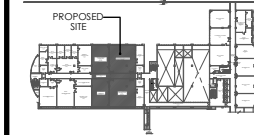
PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.



SPECIFICATION

NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV.
(REFER TO SCHEDULE) (BIL. LUKISAN 1030)

KEY PLAN



- Notes:
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

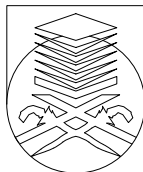
PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SIGNAGE LAYOUT FLOOR PLAN-LEVEL 5

KOMPLEKS S&T-PENGAJIAN KEJURUTERAAN ELEKTRIK-BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UTM SHAH ALAM.

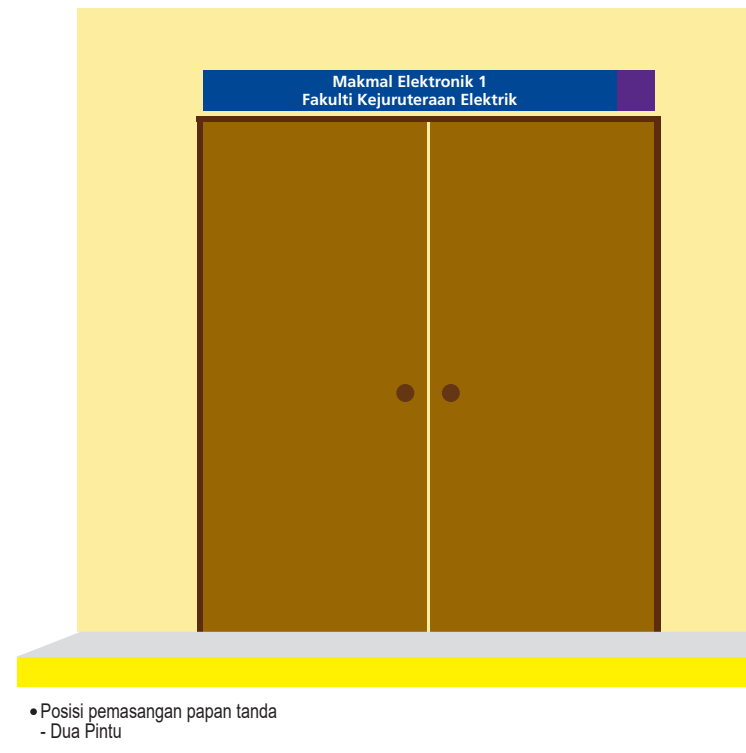
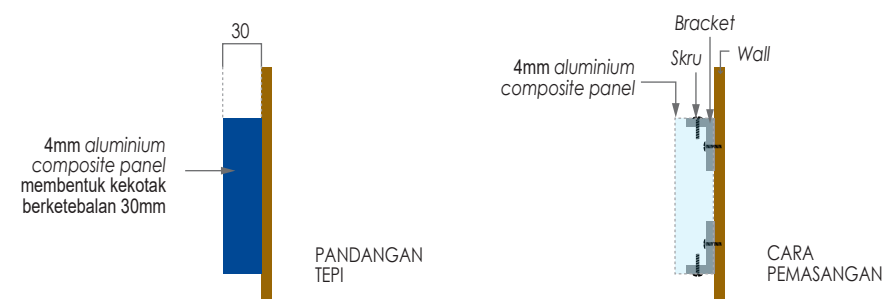
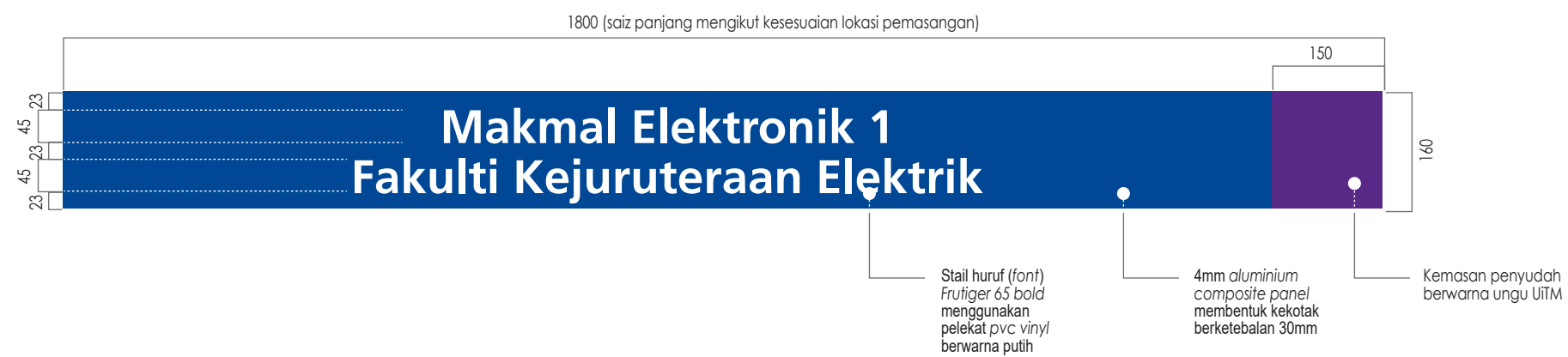


UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1029]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TAJUK LUKISAN: SIGNAGE LAYOUT FLOOR PLAN-LEVEL 5 (MAKMAL PENGUJIAN SEMIKONDUKTOR -ST & MAKMAL ELEKTRONIK 1,2 &3)	SKALA: N.T.S	PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP	
		PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK : NUR HASSLUZA MUHAMMAD HASHIM	
		DILUKIS OLEH : MOHAMAD FARIZI OMAR	
		PENGURUS PROJEK / DISEMAK : NUR HASSLUZA MUHAMMAD HASHIM	NO HELAIAN: 29

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)



BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	Makmal Elektronik 1 Fakulti Kejuruteraan Elektrik	1 unit
2)	Makmal Elektronik 2 Fakulti Kejuruteraan Elektrik	1 unit
3)	Makmal Elektronik 3 Fakulti Kejuruteraan Elektrik	1 unit
4)	Makmal Pengujian dan Pengukuran Peranti Semikonduktor, Fakulti Kejuruteraan Elektrik	1 unit

SIGNAGE

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 4

(S1)

SCALE : N.T.S

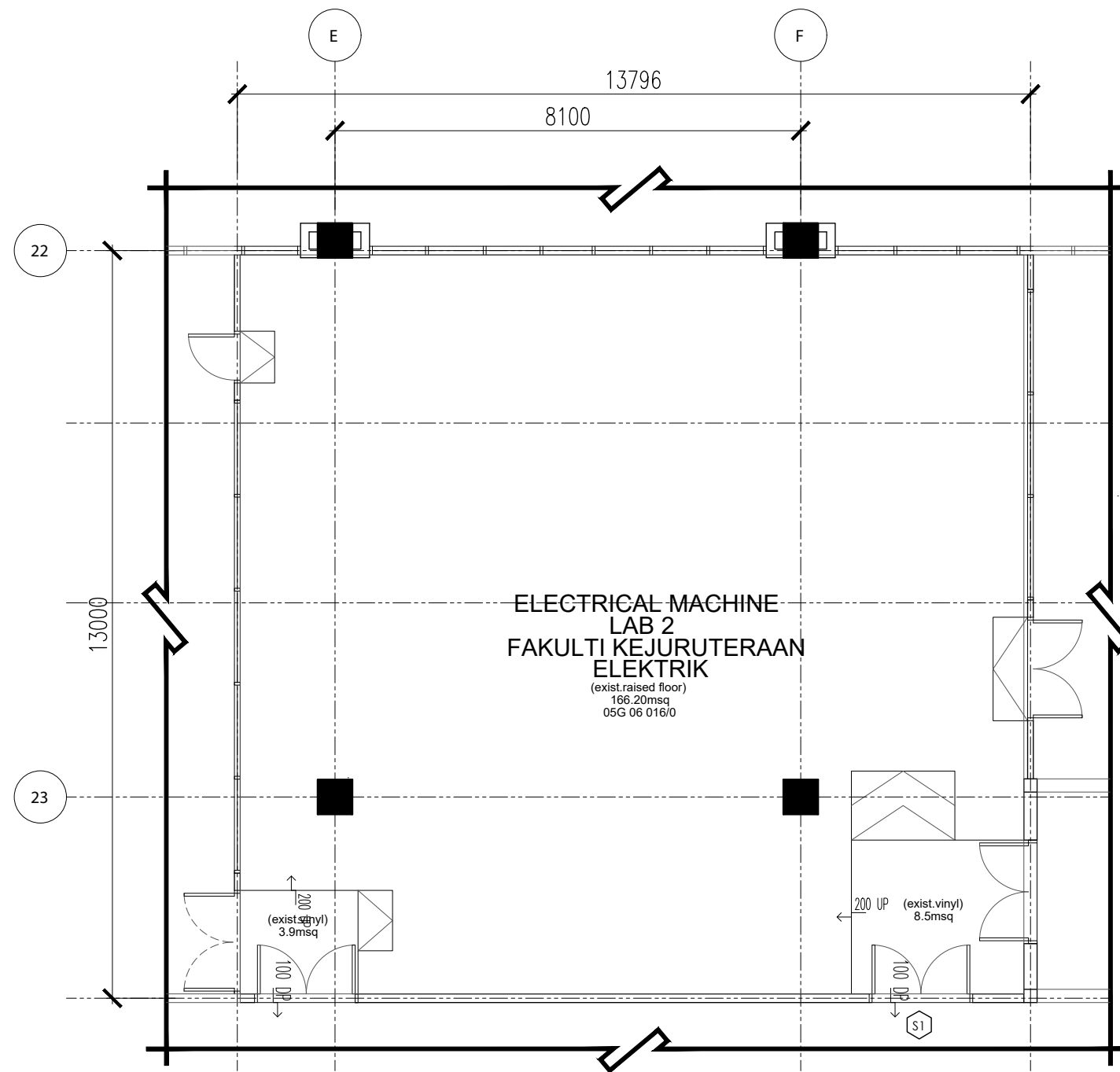
PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1030]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
TAJUK LUKISAN: SIGNAGE (S1)	SKALA: N.T.S	PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP		
		PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK : NUR HASSLUZA MUHAMMAD HASHIM		
		DILUKIS OLEH : MOHAMAD FARIZI OMAR		
		PENGURUS PROJEK / DISEMAK : NUR HASSLUZA MUHAMMAD HASHIM	NO HELAIAN:	30

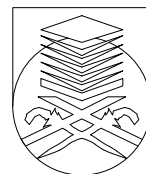
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.



SIGNAGE LAYOUT FLOOR PLAN-LEVEL 6
KOMPLEKS S&T-PENGAJIAN KEJURUTERAAN ELEKTRIK-BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UITM SHAH ALAM.



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UITM 200-// (PROJEK/MAR2025/0009)[1031]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR	: PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
		PENOLONG NAIB CANSOLOR	: PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP	
TAJUK LUKISAN: SIGNAGE LAYOUT FLOOR PLAN-LEVEL 6 (MAKMAL ELEKTRIKAL MESIN)	SKALA: N.T.S	PENGARAH JABATAN PEMBANGUNAN DAN INFRA.	: IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA.	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK	: NUR HASSLUZA MUHAMMAD HASHIM	
		DILUKIS OLEH	: MOHAMAD FARIZI OMAR	
		PENGURUS PROJEK / DISEMAK	: NUR HASSLUZA MUHAMMAD HASHIM	NO HELAIAN: 31

SPECIFICATION

S1 NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV.
(REFER TO SCHEDULE) (BIL. LUKISAN 1032)

KEY PLAN



- Notes:**
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

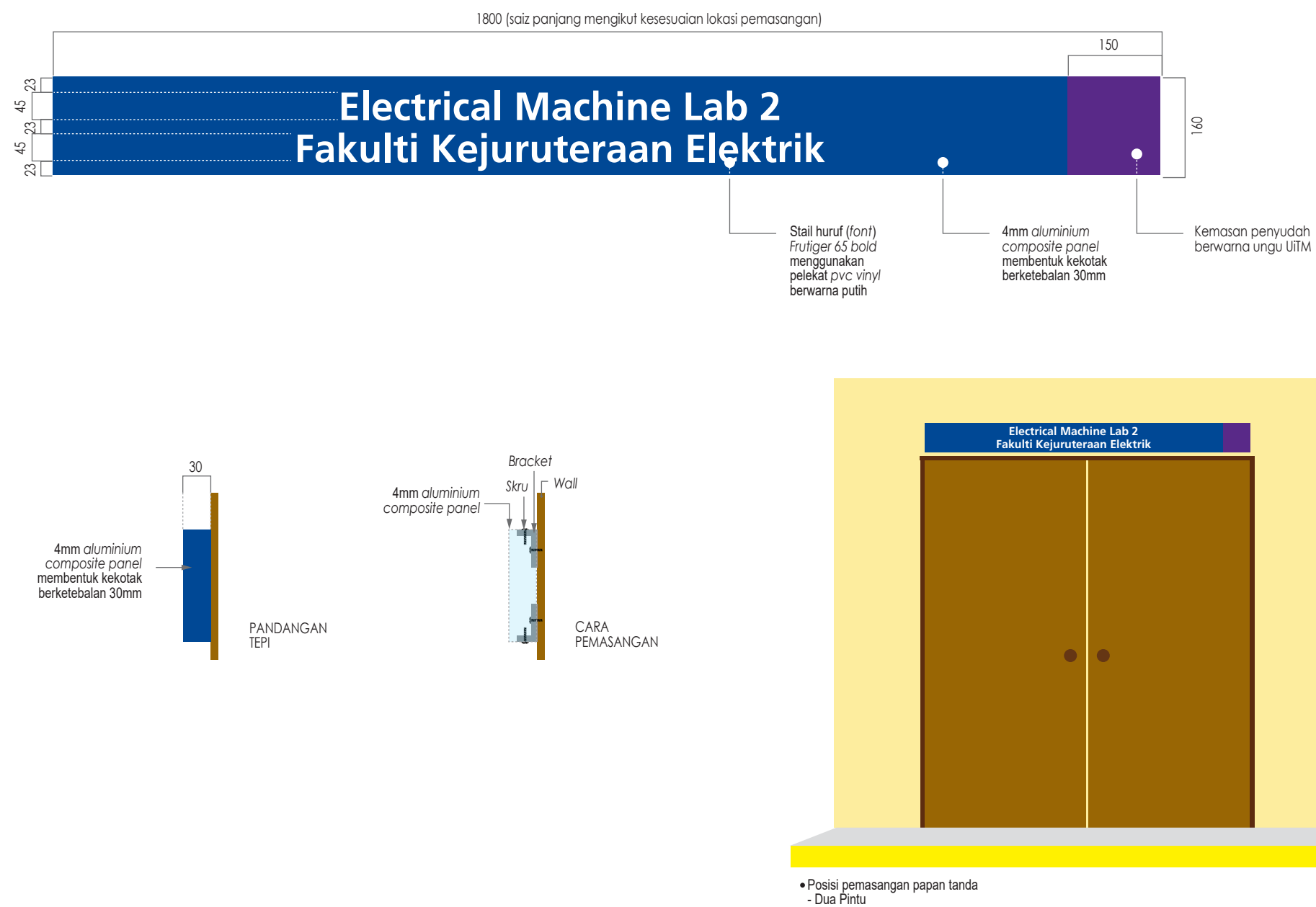
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)

BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	Electrical Machine Lab 2 Fakulti Kejuruteraan Elektrik	1 unit



SIGNAGE

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 4

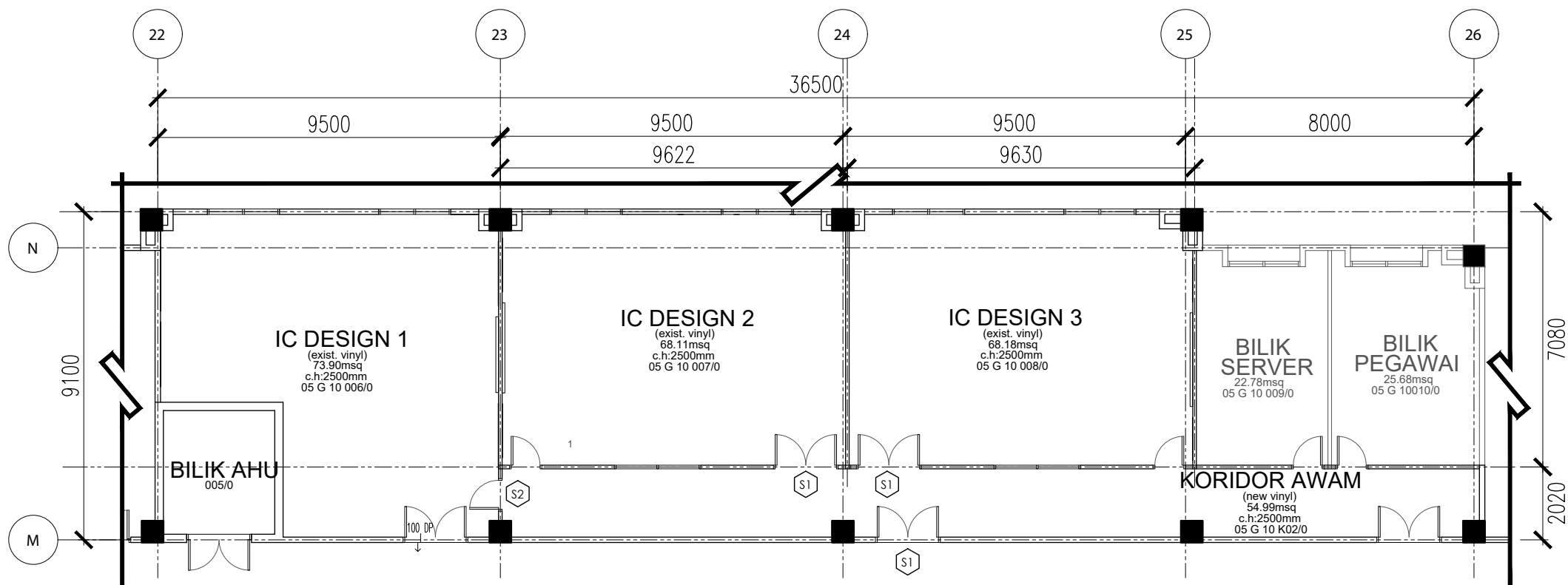
(S1)
SCALE : N.T.S

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



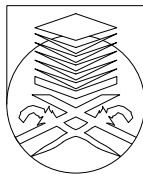
UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UITM 200-// (PROJEK/MAR2025/0009)[1032]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
TAJUK LUKISAN: SIGNAGE (S1)	SKALA: N.T.S	PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP		
		PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM		
		DILUKIS OLEH : MOHAMAD FARIZI OMAR		
		PENGURUS PROJEK / DISEMAK : NUR HASSLIZA MUHAMMAD HASHIM	NO HELAIAN:	32



SIGNAGE LAYOUT FLOOR PLAN-LEVEL 10
KOMPLEKS S&T-PENGAJIAN KEJURUTERAAN ELEKTRIK-BLOK 4

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



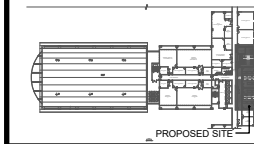
UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1033]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR	: PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
		PENOLONG NAIB CANSOLOR	: PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP	
TAJUK LUKISAN: SIGNAGE LAYOUT FLOOR PLAN-LEVEL 10 (MAKMAL IC DESIGN SEMIKONDUKTOR -ST)	SKALA: N.T.S	PENGARAH JABATAN PEMBANGUNAN DAN INFRA.	: IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA.	: TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK	: NUR HASSLUZA MUHAMMAD HASHIM	
		DILUKIS OLEH	: MOHAMAD FARIZI OMAR	
		PENGURUS PROJEK / DISEMAK	: NUR HASSLUZA MUHAMMAD HASHIM	NO HELAIAN: 33

SPECIFICATION

S1	NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV. (REFER TO SCHEDULE) (BIL. LUKISAN 1034)
S2	NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV. (REFER TO SCHEDULE) (BIL. LUKISAN 1035)

KEY PLAN



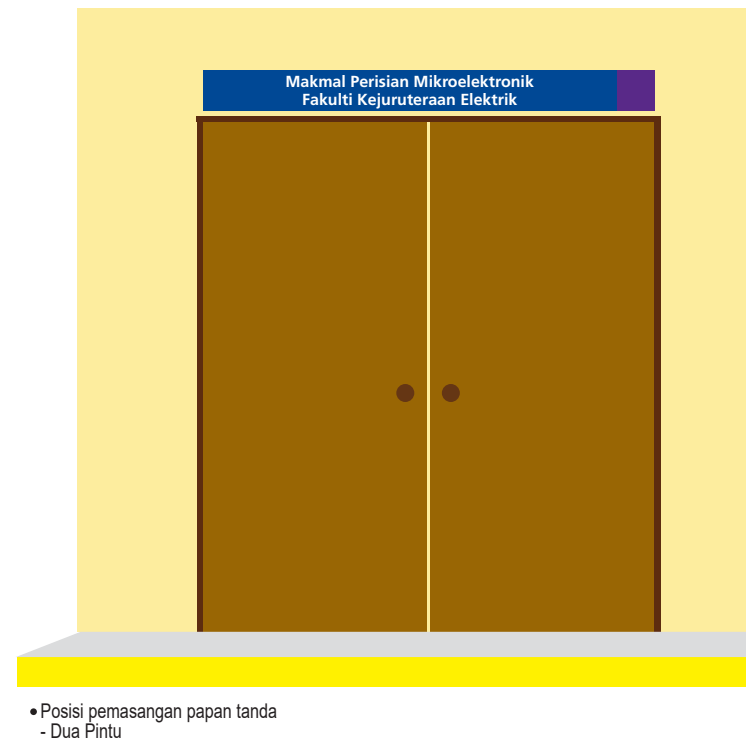
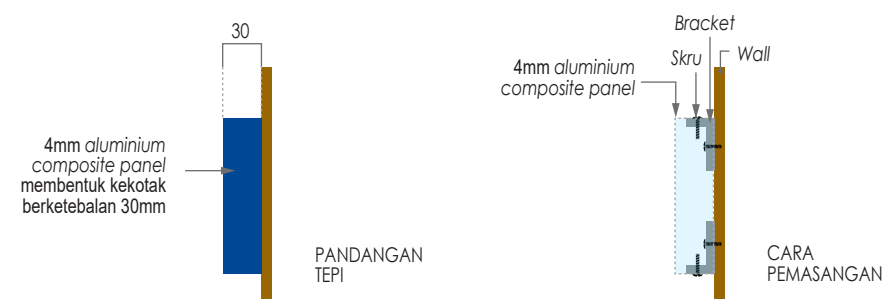
- Notes:
- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
 - CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
 - SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)



BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	Makmal Perisian Mikroelektronik Fakulti Kejuruteraan Elektrik	1 unit
1)	IC Design 2 Fakulti Kejuruteraan Elektrik	1 unit
1)	IC Design 3 Fakulti Kejuruteraan Elektrik	1 unit

SIGNAGE

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 4

(S1)

SCALE : N.T.S

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1034]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
TAJUK LUKISAN: SIGNAGE (S1)	SKALA: N.T.S	PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP		
		PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM		
		DILUKIS OLEH : MOHAMAD FARIZI OMAR		
		PENGURUS PROJEK / DISEMAK : NUR HASSLIZA MUHAMMAD HASHIM	NO HELAIAN:	34

SEBUT HARGA

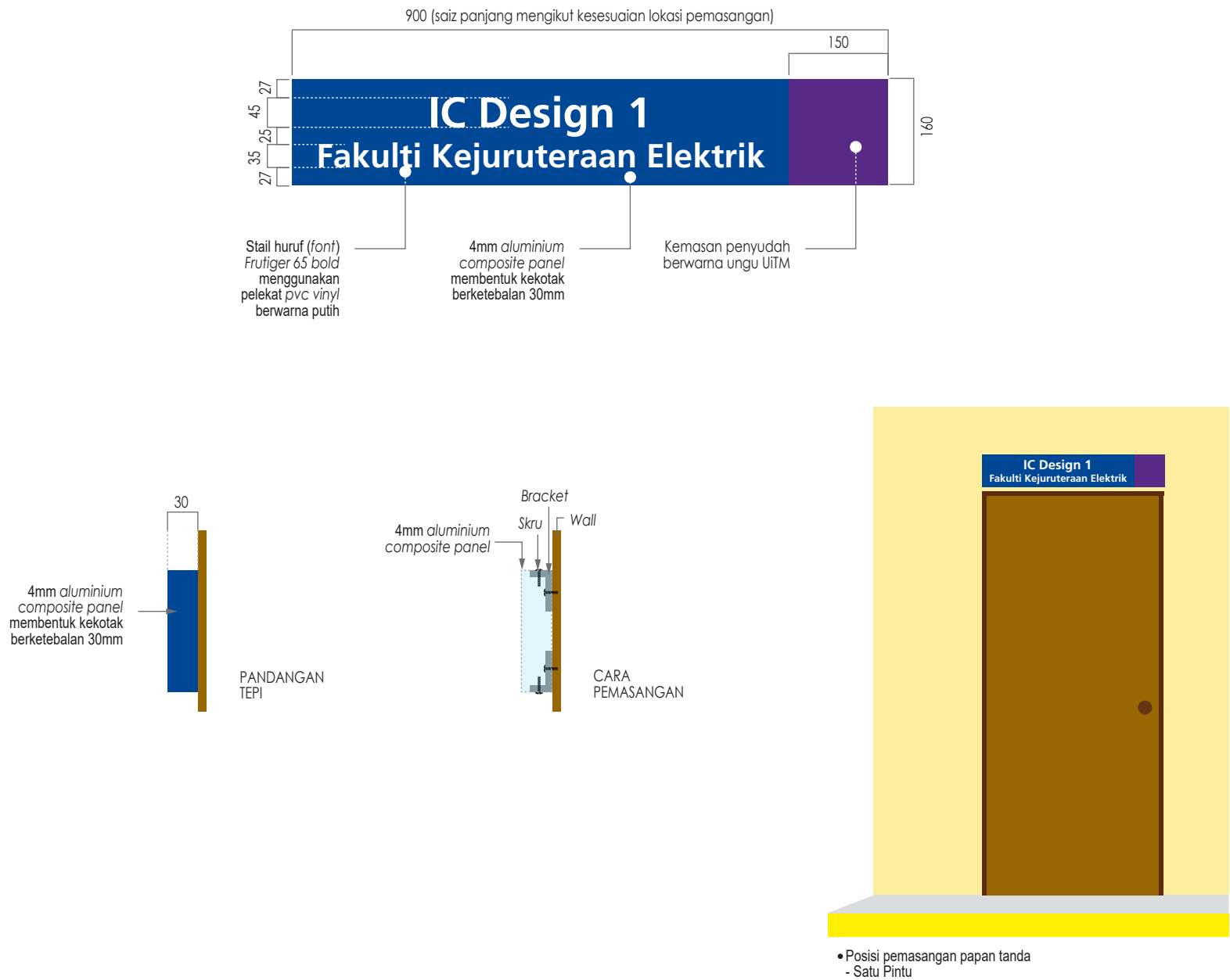
PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)

BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	IC Design 1 Fakulti Kejuruteraan Elektrik	1 unit



SIGNAGE

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 4

(S2)

SCALE : N.T.S

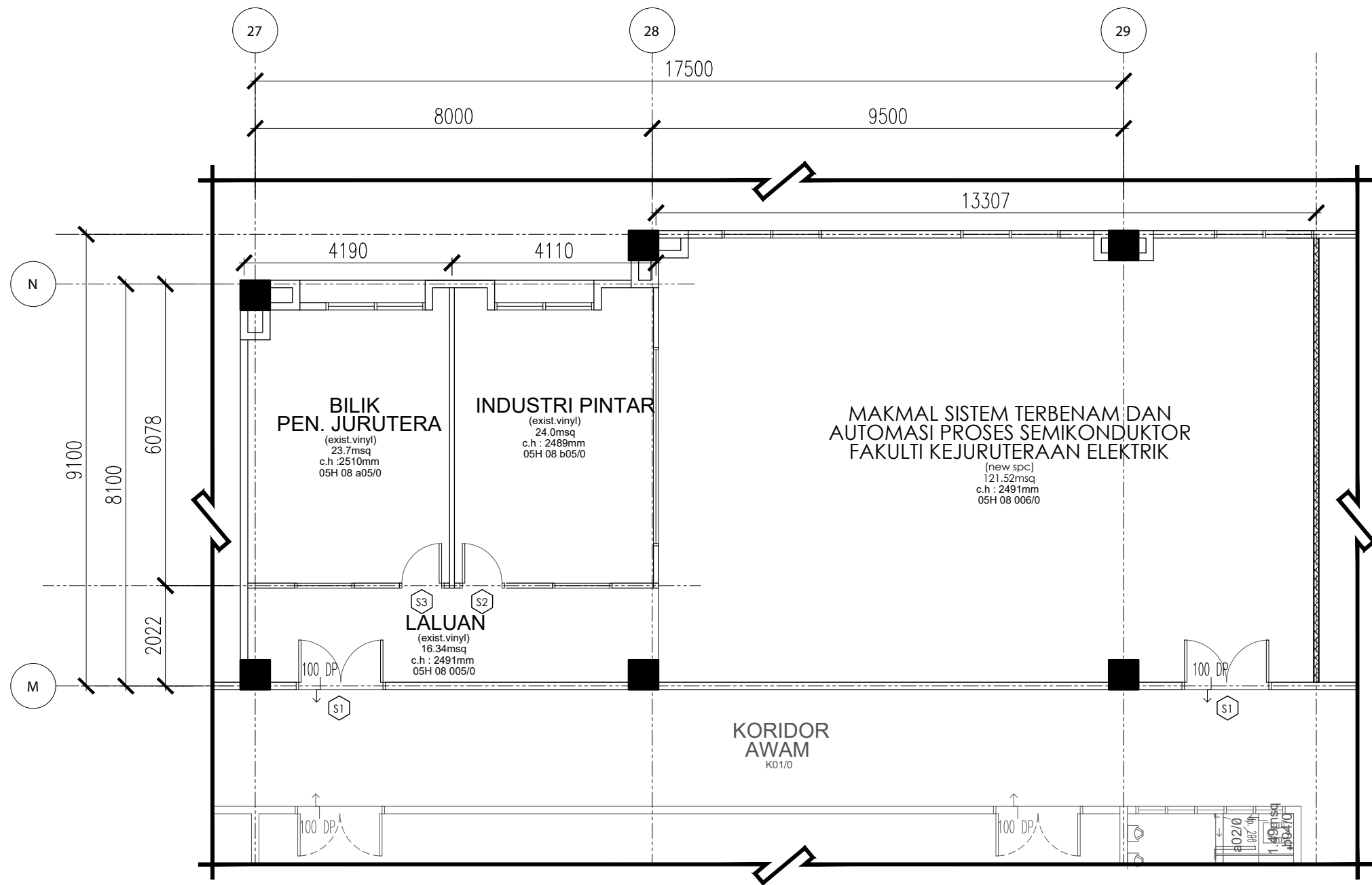
PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1035]ARC	TARIKH: 20 19 25 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN
TAJUK LUKISAN: SIGNAGE (S2)	SKALA: N.T.S	PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP	
		PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN	
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK	
		ARKITEK : NUR HASSLIZA MUHAMMAD HASHIM	
		DILUKIS OLEH : MOHAMAD FARIZI OMAR	
		PENGURUS PROJEK / DISEMAK : NUR HASSLIZA MUHAMMAD HASHIM	NO HELAIAN: 35

SEBUT HARGA

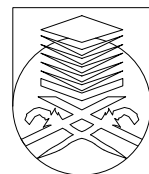
PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.



SIGNAGE LAYOUT FLOOR PLAN-LEVEL 8

KOMPLEKS S&T-PENGAJIAN KEJURUTERAAN ELEKTRIK-BLOK 5

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK:
UiTM 200-// (PROJEK/MAR2025/0009)[1036]ARC

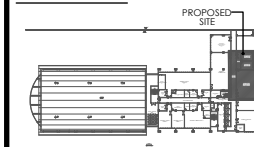
TAJUK LUKISAN:
**SIGNAGE LAYOUT FLOOR PLAN-LEVEL 8
(MAKMAL AUTOMASI SEMIKONDUKTOR
(ESPA))**

TARIKH: 20 25 19 MEI	NAIB CANSOLOR PENOLONG NAIB CANSOLOR PENGARAH JABATAN PEMBANGUNAN DAN INFRA. KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. ARKITEK DILUKIS OLEH PENGURUS PROJEK / DISEMAK	: PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP : IR. TS. AZMAN SAUBIRAN : TS. DR. MOHAMMED IZRAI ABD RAZAK : NUR HASSLUZA MUHAMMAD HASHIM : MOHAMAD FARIZI OMAR : NUR HASSLUZA MUHAMMAD HASHIM	INDEKS PINDAAN NO HELAIAN: 36
---	---	---	--

SPECIFICATION

S1	NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV. (REFER TO SCHEDULE) (BIL. LUKISAN 1037)
S2	NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV. (REFER TO SCHEDULE) (BIL. LUKISAN 1038)
S3	NEW SIGNAGE TO MANUFR'S DETAIL & ARCH'S APPV. (REFER TO SCHEDULE) (BIL. LUKISAN 1039)

KEY PLAN



Notes:

- ALL SPECIFICATIONS OR MATERIALS IF SPECIFIED WITH A SPECIFIC BRAND MUST BE READ AS " OR EQUIVALENT / COMPARABLE " AND MUST BE APPROVED BY THE S.O BEFORE INSTALLATION ON SITE.
- CONTRACTOR MUST PROVIDE A MOCK UP MODEL AS PER S.O REQUEST BEFORE PROCEED WITH ACTUAL WORKS ON SITE.
- SEKIRANYA TERDAPAT KERJA-KERJA MENGECAT, SEMUA PERMUKAAN DINDING DALAMAN & LUARAN BANGUNAN MESTI DIBAIKPULIH (MAKE GOOD) SEBELUM KERJA-KERJA MENGECAT SEMULA DINDING DIJALANKAN.

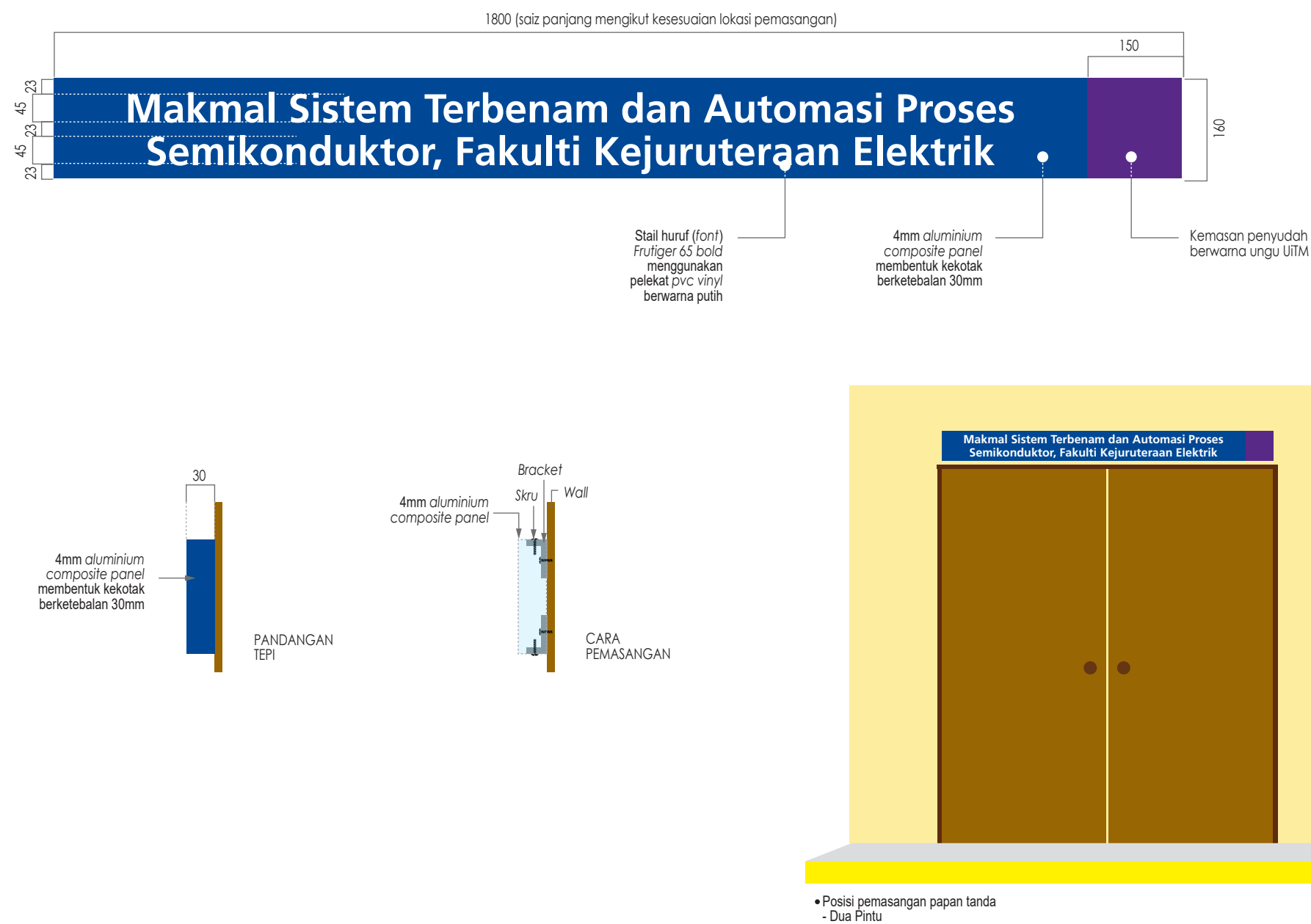
SEBUT HARGA

PERINGATAN

HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN. KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI LAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)



BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	Makmal Sistem Terbenam dan Automasi Proses Semikonduktor, Fakulti Kejuruteraan Elektrik	2 unit



SIGNAGE

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 5

(S1)

SCALE : N.T.S

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1037]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR	: PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
		PENOLONG NAIB CANSOLOR	: PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP		
TAJUK LUKISAN: SIGNAGE (S1)	SKALA: N.T.S	PENGARAH JABATAN PEMBANGUNAN DAN INFRA.	: IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA.	: TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM		
		DILUKIS OLEH	: MOHAMAD FARIZI OMAR		
		PENGURUS PROJEK / DISEMAK	: NUR HASSLIZA MUHAMMAD HASHIM	NO HELAIAN:	37

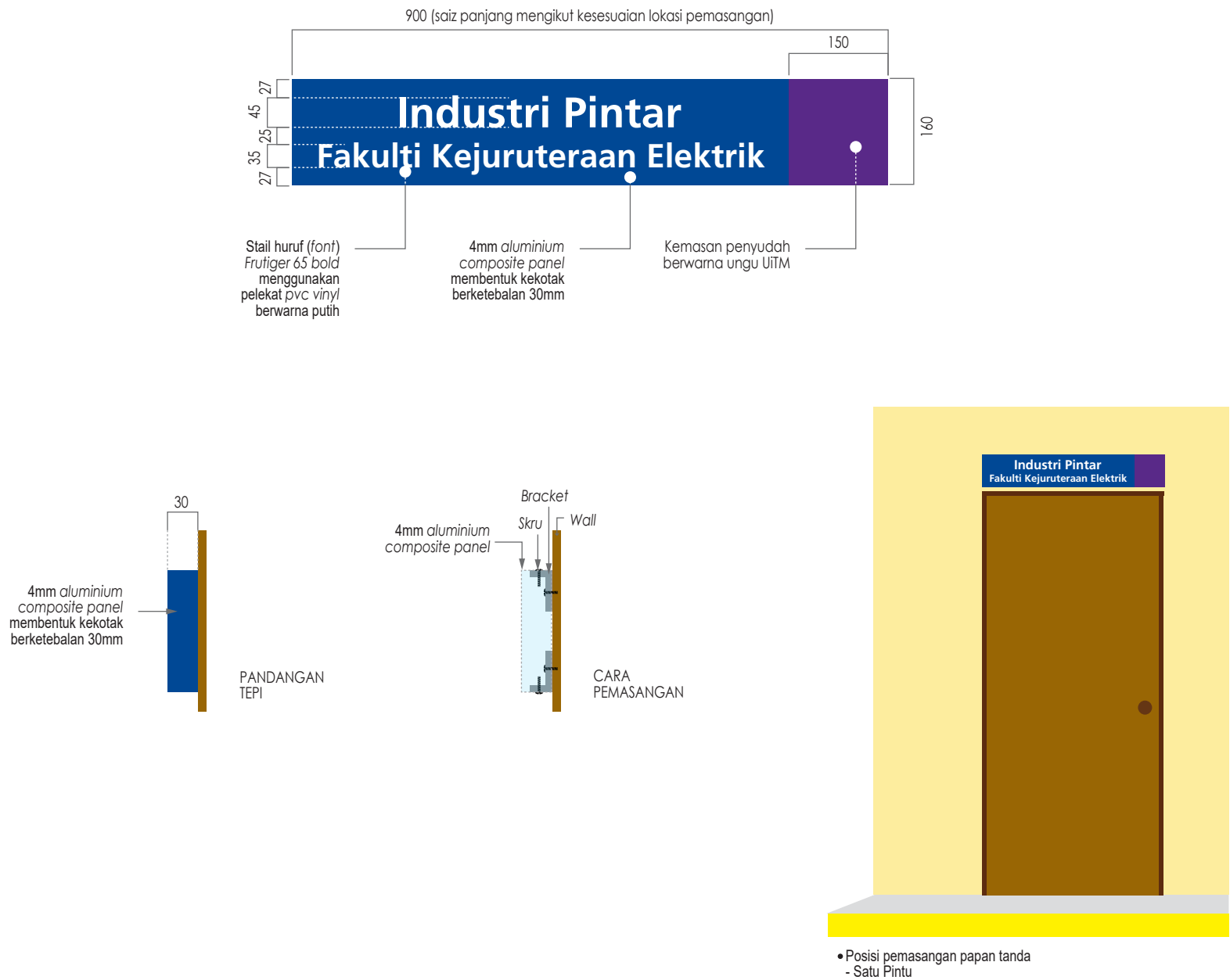
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Kedua Dalaman / Internal Identification (secondary)

BIL.	PAPAN TANDA IDENTIFIKASI KEDUA DALAMAN	KUANTITI
1)	Industri Pintar Fakulti Kejuruteraan Elektrik	1 unit



SIGNAGE

(S2)

KOMPLEKS S&T-PENGAJIAN
KEJURUTERAAN ELEKTRIK-BLOK 5

SCALE : N.T.S

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UiTM SHAH ALAM.



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UiTM 200-// (PROJEK/MAR2025/0009)[1038]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR	: PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN	INDEKS PINDAAN	
		PENOLONG NAIB CANSOLOR	: PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP		
TAJUK LUKISAN: SIGNAGE (S2)	SKALA: N.T.S	PENGARAH JABATAN PEMBANGUNAN DAN INFRA.	: IR. TS. AZMAN SAUBIRAN		
		KETUA BAHAGIAN PEMBANGUNAN DAN INFRA.	: TS. DR. MOHAMMED IZRAI ABD RAZAK		
		ARKITEK	: NUR HASSLIZA MUHAMMAD HASHIM		
		DILUKIS OLEH	: MOHAMAD FARIZI OMAR		
		PENGURUS PROJEK / DISEMAK	: NUR HASSLIZA MUHAMMAD HASHIM	NO HELAIAN:	38

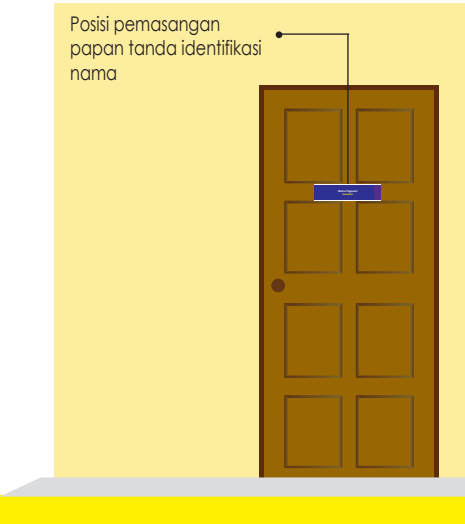
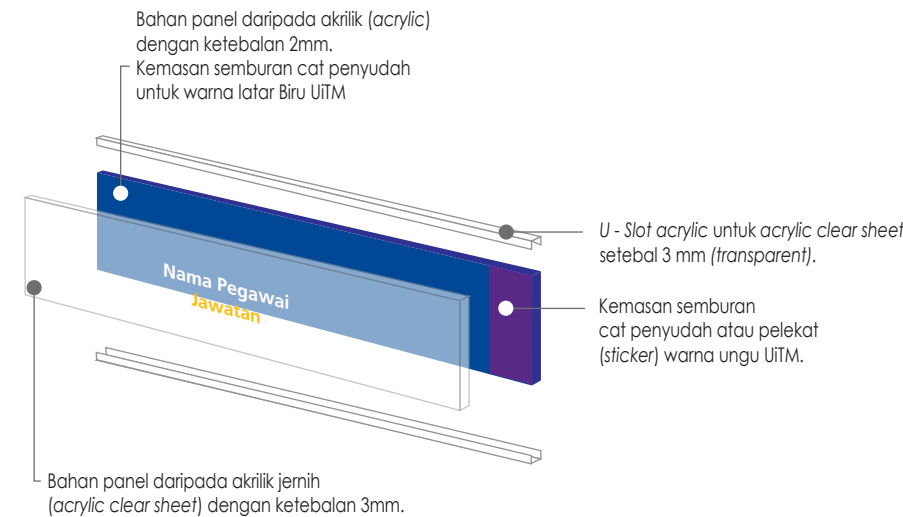
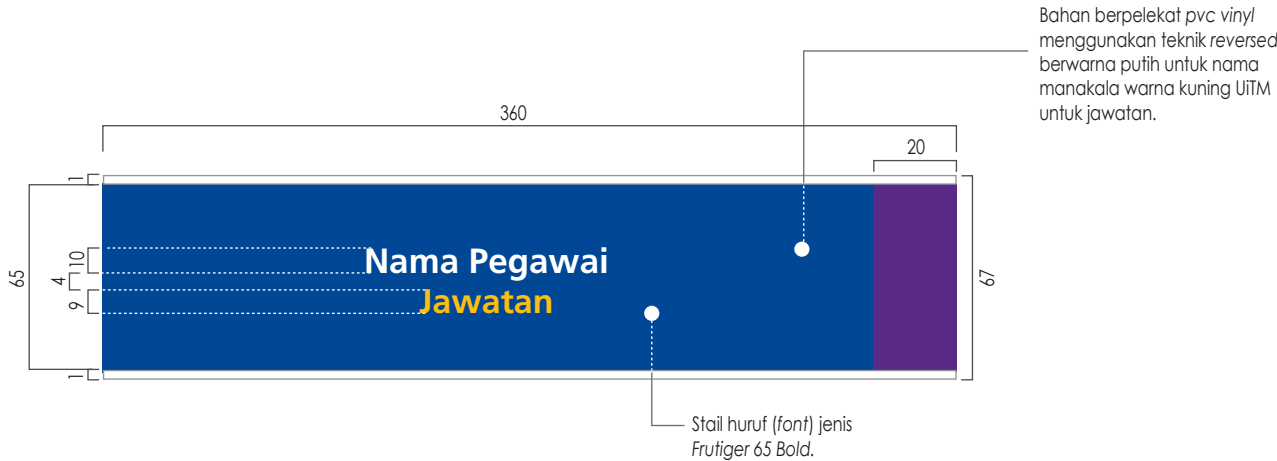
SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.

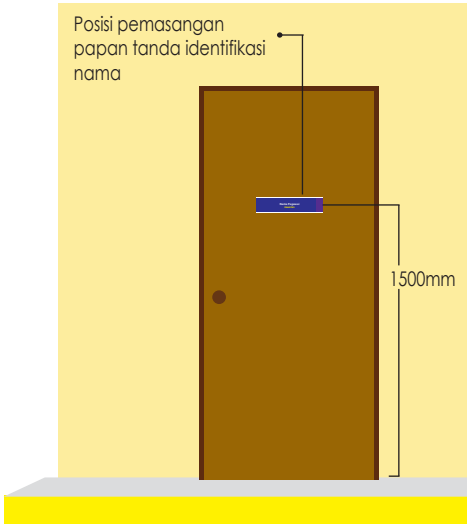
SISTEM PAPAN TANDA DALAMAN / INTERIOR SIGNAGE SYSTEMS

Papan Tanda Identifikasi Bilik / Room Identification Signage

Jenis **A** Pintu (nama kakitangan)



- Posisi pemasangan papan tanda - keadaan pintu permukaan tidak rata



- Posisi pemasangan papan tanda - keadaan pintu permukaan rata

BIL.	NAMA KAKITANGAN (PUTIH)	JAWATAN (KUNING UITM)	KUANTITI
1)	Nama Pegawai	Jawatan	1 unit

SIGNAGE

KEJURUTERAAN ELEKTRIK-BLOK 5

KEJURUTERAAN ELEKTRIK-BLOK 5

(S3)

SCALE : N.T.S

PROJEK:
KERJA PROJEK NAIKTARAF MAKMAL PENGAJARAN DAN PEMBELAJARAN (PDP) DI MAKMAL FYP/IDP SEMIKONDUKTOR DI ARAS 4, ELECTRICAL MACHINE LAB DI ARAS 6, MAKMAL PERISIAN MIKROELEKTRONIK DI ARAS 10, MAKMAL ELEKTRONIK 1 DAN MAKMAL PENGUJIAN & PENGUKURAN SEMIKONDUKTOR DI ARAS 5 SERTA MAKMAL SISTEM TERBENAM DAN AUTOMASI PROSES SEMIKONDUKTOR DI ARAS 8 BAGI PROJEK KHAS PERDANA MENTERI UNTUK MELAHIRKAN JURUTERA BUMIPUTERA BIDANG ELEKTRIKAL DAN ELEKTRONIK DALAM INDUSTRI SEMIKONDUKTOR DI FAKULTI KEJURUTERAAN ELEKTRIK, KOMPLEKS KEJURUTERAAN UITM SHAH ALAM.



UNIVERSITI
TEKNOLOGI
MARA

NO. RUJUKAN PROJEK: UITM 200-// (PROJEK/MAR2025/0009)[1039]ARC	TARIKH: 20 25 19 MEI	NAIB CANSOLOR : PROFESOR DATUK DR. SHAHRIN BIN SAHIB @ SAHIBUDDIN PENOLONG NAIB CANSOLOR : PROFESOR TS. SR DR. MD YUSOF HAMID, PMP,AMP PENGARAH JABATAN PEMBANGUNAN DAN INFRA. : IR. TS. AZMAN SAUBIRAN KETUA BAHAGIAN PEMBANGUNAN DAN INFRA. : TS. DR. MOHAMMED IZRAI ABD RAZAK ARKITEK : NUR HASSLUZA MUHAMMAD HASHIM DILUKIS OLEH : MOHAMAD FARIZI OMAR PENGURUS PROJEK / DISEMAK : NUR HASSLUZA MUHAMMAD HASHIM	INDEKS PINDAAN NO HELAIAN: 39
TAJUK LUKISAN: SIGNAGE (S3)	SKALA: N.T.S		

SEBUT HARGA

PERINGATAN
HANYA DIMENSI BERANGKA SAHAJA DILAKSANAKAN.
KONTRAKTOR MESTI MEMERIKSA SEMUA DIMENSI SEBENAR DI TAPAK BINA. SEBARANG PERCANGGAHAN MESTI DILAPORKAN DENGAN SEGERA KEPADA PEGAWAI PENGUASA SEBELUM KERJA-KERJA DIMULAKAN.